



DEEC

IST / Departamento de
Engenharia Electrotécnica
e de Computadores

PALESTRA “Conhecer o DEEC”

Quinta-feira, 29 de Março de 2012, 17h00

Anfiteatro EA1, Torre Norte, IST

Algoritmos para Compressão de Modelos de Interligações

Luís Miguel Silveira
(INESC ID/IST - TU Lisbon)

RESUMO

O constante progresso das tecnologias microelectrónicas tem possibilitado a concepção e fabricação de sistemas de elevada funcionalidade e complexidade, sob forma monolítica, num único circuito. O projecto e sobretudo a verificação destes sistemas é um desafio constante e cada vez mais complexo devido não apenas ao aumento do número de dispositivos mas sobretudo porque esse desempenho é fortemente influenciado por factores extrâneos como sejam a influência das interligações entre componentes ou a capacidade de modelar efectivamente os parâmetros do processo de fabrico. Nesta apresentação abordarei a questão da geração e compressão de modelos de interligações e a problemática da sua utilização eficiente na análise de sistemas electrónicos.

BIO



Luís Miguel Silveira obteve a Licenciatura e o Mestrado em Eng. Electrotécnica e de Computadores pelo IST e o MSc, EE e PhD em Electrical Engineering and Computer Science pelo MIT. Actualmente é Professor Catedrático do DEEC na Área Científica de Computadores e investigador do INESC ID (anteriormente do INESC) no grupo ALGOS - Algoritmos para Optimização e Simulação. É Fellow do IEEE. Os seus interesses científicos incluem vários aspectos teóricos e práticos relacionados com a aplicação de métodos numéricos a problemas na área do projecto de sistemas. Nos últimos anos a sua investigação centra-se em algoritmos de automação do projecto de sistemas electrónicos com ênfase em análise e modelação de interligações em circuitos electrónicos, desenvolvimento de algoritmos para computação paralela.