

Conversor isolado por transformador de alta frequência para sistemas de microgeração solar

Pedro Filipe de Magalhães Folgado

Dissertação para a obtenção do grau de mestre em

Engenharia Electrotécnica e de Computadores

Orientador: Prof. Doutor José Fernando Alves da Silva

Júri

Presidente: Prof. Doutor Rui Manuel Gameiro de Castro Orientador: Prof. Doutor José Fernando Alves da Silva Vogal: Prof. Doutor Victor Manuel de Carvalho Fernão Pires

Novembro 2016

Agradecimentos

Antes de mais, gostaria de agradecer ao Prof. Doutor José Fernando Alves da Silva, por ter aceite orientar-me neste trabalho final, e pela disponibilidade demonstrada durante a realização do mesmo.

Uma palavra de apreço também aos meus colegas e amigos que tornaram esta caminhada de 5 anos mais fácil.

Por fim, mencionar ainda a minha família, pelo apoio moral e financeiro ao longo desta jornada que chega agora ao fim.

Resumo

Este trabalho insere-se nas aplicações para sistemas fotovoltaicos e a sua finalidade é obter um conversor isolado por transformador de alta frequência, usando um conversor CC-CC derivado do conversor direto (forward).

Desta forma, iniciou-se a realização desta dissertação com uma breve introdução às energias renováveis, em particular a energia solar, enumerando os objetivos do trabalho.

De seguida, implementou-se o modelo de um díodo e três parâmetros para um painel fotovoltaico existente no mercado e testou-se a sua validade em ambiente computacional.

Uma das soluções para a extração da máxima potência nos sistemas fotovoltaicos é a introdução de um conversor à sua saída. Como tal, estudou-se, dimensionou-se e testou-se o funcionamento do conversor direto tradicional e do conversor CC-CC proposto neste trabalho. De modo a que o painel fotovoltaico trabalhe sempre no ponto de máxima potência, implementaram-se dois controladores distintos (um controlador linear de tensão com controlo não linear de corrente e um controlador linear de tensão com controlo não linear de corrente e um controlador linear de tensão com controlo não linear de tensão entre conversores para as condições de referência.

Para injetar na rede recorreu-se a um inversor, conversor CC-CA, e desenvolveu-se um controlador não linear para cumprir os requisitos do conversor.

Compararam-se os dois conversores para condições que não as de referência, fazendo variar a irradiância e a temperatura. Concluiu-se, como era objetivo, que o conversor apresentado neste trabalho tem maior rendimento que o conversor tradicional.

Palavras Chave

Painel Fotovoltaico; Irradiância; Temperatura; Conversor Direto; Rendimento.

Abstract

This work is a part of the applications for photovoltaic systems and its purpose is to obtain an insulated converter by high frequency transformer, using a DC-DC converter derived from the forward converter.

Thus, this dissertation started with a brief introduction to renewable energies, in particular solar energy, listing the objectives of the work.

Then, it was implemented the one diode and three parameters model for a photovoltaic panel existing on the market and its validity was tested in computer environment.

One of the solutions to extract the maximum power in the photovoltaic systems is the introduction of a converter on its output. As such, it was studied, scaled and tested the performance of the traditional forward converter and the forward proposed in this work. In order for the photovoltaic panel to always work at the maximum power, were implemented two different controllers (a linear voltage controller with a nonlinear current control and a linear voltage control with a linear current control) and were compared the results amongst converters for the stardard test conditions (STC).

In order to inject into the electrical grid, it was used an inverter, DC-AC converter, and developed a non-linear controller to meet the converter requirements.

The two DC-DC converters were compared for non standard test conditions, by varying the irradiance and temperature. As planned, it was concluded that the converter presented in this paper has a higher effiency than the traditional converter.

Keywords

Photovoltaic Panel; Irradiance; Temperature; Forward Converter; Efficiency.

Conteúdo

1	Intro	dução	1
	1.1	Enquadramento	2
	1.2	Objetivos do Trabalho	3
	1.3	Estrutura do Trabalho	3
2	Pair	el Fotovoltaico	5
	2.1	Introdução	6
	2.2	Princípio de Funcionamento	6
	2.3	Modelo Matemático	6
	2.4	Painel Fotovoltaico Utilizado	9
	2.5	Simulações	0
3	Con	versor Direto 1	3
	3.1	Introdução	4
	3.2	Princípio de Funcionamento	4
	3.3	Dimensionamento e Escolha de Componentes	7
		3.3.1 Transístor	9
		3.3.2 Condensador de Entrada	0
		3.3.3 Díodo Zener	0
		3.3.4 Bobina e Condensador de Saída	0
		3.3.5 Díodos	1
		3.3.6 Cálculo dos parâmetros do modelo do Transformador	3
	3.4	Controlador Seguidor de Máxima Potência 2	6
		3.4.1 Controlador Linear	6
		3.4.2 Controlador não Linear	9
	3.5	Simulações	1
		3.5.1 Controlador não Linear	1
		3.5.2 Controlador Linear	3
	3.6	Rendimento	5
		3.6.1 Controlador não Linear	5
		3.6.2 Controlador Linear	5
		3.6.3 Conclusões	5

4	Conversor Direto Modificado			
	4.1	Introdução	38	
	4.2	Princípio de Funcionamento	38	
	4.3	Dimensionamento e Escolha de Componentes	38	
		4.3.1 Condensador do lado do primário	39	
	4.4	Simulações	39	
		4.4.1 Controlador não Linear	39	
		4.4.2 Controlador Linear	41	
	4.5	Rendimento	42	
		4.5.1 Controlador Não Linear	43	
		4.5.2 Controlador Linear	43	
		4.5.3 Conclusões	43	
5	Inve	nreor	45	
5	5 1	Introdução	4 6	
	5.2		46	
	5.3		47	
	0.0	5.3.1 Controlo não Linear da corrente de saída	47	
		5.3.2 Controlo Linear da tensão de entrada	49	
	54	Dimensionamento e Escolha de Componentes	51	
	••••	5.4.1 Condensador de Entrada	51	
		5.4.2 Filtro de saída	51	
		5.4.3 Transístores	52	
		5.4.4 Modelo da Rede	53	
	5.5	Rendimento	53	
	5.6	Simulações	54	
_	-			
6	Con	nparação de Rendimento para diferentes condições de irradiância e temperatura	57	
	6.1	$G=1000W/m^2$; $I_c=50+273,15K$	58	
		6.1.1 Controlador não Linear	58	
		6.1.2 Controlador Linear	62	
6.2 G=800W/m ² ; T_c =25+273,15K		G=800W/m ² ; T_c =25+273,15K	65	
		6.2.1 Controlador não Linear	65	
		6.2.2 Controlador Linear	69	
	6.3	$G=600W/m^2$; $T_c=25+273.15K$	72	
		6.3.1 Controlador não Linear	72	
		6.3.2 Controlador Linear	76	
	6.4	6.4 Conclusões		

7	Conclusões 81			
	7.1	Cond	clusões	. 82
	7.2	Trab	alhos Futuros	. 82
Bi	Bibliografia 83			83
Aŗ	pêndi	ce A	Painel Fotovoltaico	A-1
Aŗ	pêndi	ce B	MOSFET do conversor CC-CC	B-1
Aŗ	pêndi	ce C	Díodo do lado do primário do conversor CC-CC	C-1
Aŗ	pêndi	ce D	Díodo do lado do secundário do conversor CC-CC	D-1
Aŗ	pêndi	ce E	Conversor Direto Construído em Matlab Simulink	E-1
Aŗ	pêndi	ce F	Conversor Direto Modificado Construído em Matlab Simulink	F-1
Aŗ	pêndi	ce G	MOSFETs do conversor CC-CA	G-1

Lista de Figuras

1.1	Esquema dos diferentes sub-sistemas utilizados no trabalho	3
2.1	Circuito elétrico equivalente de uma célula fotovoltaica.	7
2.2	Influência da irradiância incidente no gráfico I-V.	10
2.3	Influência da irradiância incidente no gráfico P-V	10
2.4	Influência da temperatura da célula no gráfico I-V.	11
2.5	Influência da temperatura da célula no gráfico P-V	11
3.1	Esquema do conversor direto	14
3.2	Gráfico Potência-Fator de Ciclo para o conversor direto e de retorno	16
3.3	Principais formas de onda do conversor direto.	17
3.4	Esquema equivalente do transformador.	23
3.5	Gráfico I-V.	26
3.6	Controlador Linear para a corrente de saída.	27
3.7	Controlador Linear para a tensão de entrada	28
3.8	Capacidade que une o painel fotovoltaico ao conversor direto	29
3.9	Controlador não Linear para o conversor CC-CC	30
3.10	Esquema de ligação entre o painel e o conversor CC-CC	31
3.11	Tensão de entrada do conversor CC-CC para o controlador não linear	32
3.12	Corrente de saída do painel fotovoltaico para o controlador não linear	32
3.13	Corrente de entrada do conversor CC-CC para o controlador não linear	32
3.14	Tensão de saída do conversor CC-CC para o controlador não linear.	33
3.15	Corrente de saída do conversor CC-CC para o controlador não linear	33
3.16	Tensão de entrada do conversor CC-CC para o controlador linear.	33
3.17	Corrente de saída do painel fotovoltaico para o controlador linear	34
3.18	Corrente de entrada do conversor CC-CC para o controlador linear	34
3.19	Tensão de saída do conversor CC-CC para o controlador linear.	34
3.20	Corrente de saída do conversor CC-CC para o controlador linear	35
4.1	Esquema do conversor direto sugerido neste trabalho	38
4.2	Tensão de entrada do conversor direto modificado para o controlador não linear	39
4.3	Corrente de saída do painel fotovoltaico para o controlador não linear	40

4.4	Corrente de entrada do conversor direto modificado para o controlador não linear	40
4.5	Tensão de saída do conversor direto modificado para o controlador não linear	40
4.6	Corrente de saída do conversor direto modificado para o controlador não linear	41
4.7	Tensão de entrada do conversor direto modificado para o controlador linear	41
4.8	Corrente de saída do painel fotovoltaico para o controlador linear.	41
4.9	Corrente de entrada do conversor direto modificado para o controlador linear	42
4.10	Tensão de saída do conversor direto modificado para o controlador linear	42
4.11	Corrente de saída do conversor direto modificado para o controlador linear	42
5.1	Topologia do Inversor Utilizado.	47
5.2	Controlador não Linear da corrente de saída do Inversor.	49
5.3	Controlador Linear da tensão de entrada do Inversor.	50
5.4	Modelo da rede de baixa tensão simplificado	51
5.5	Modelo da rede de baixa tensão.	53
5.6	Esquema de ligação do conversor CC-CC ao conversor CC-CA.	54
5.7	Tensão de entrada do Inversor.	54
5.8	Corrente de entrada do Inversor.	55
5.9	Tensão de saída do Inversor.	55
5.10	Corrente de saída do Inversor.	55
5.11	Tensão de saída do filtro do Inversor	56
5.12	Corrente de saída do filtro do Inversor	56
6.1	Tensão de entrada do conversor direto convencional para o controlador não linear	59
6.2	Corrente de saída do painel fotovoltaico para o controlador não linear	59
6.3	Corrente de entrada do conversor direto convencional para o controlador não linear	59
6.4	Tensão de saída do conversor direto convencional para o controlador não linear	60
6.5	Corrente de saída do conversor direto convencional para o controlador não linear	60
6.6	Tensão de entrada do conversor direto modificado para o controlador não linear	60
6.7	Corrente de saída do painel fotovoltaico para o controlador não linear	61
6.8	Corrente de entrada do conversor direto modificado para o controlador não linear	61
6.9	Tensão de entrada do conversor direto modificado para o controlador não linear	61
6.10	Corrente de entrada do conversor direto modificado para o controlador não linear	62
6.11	Tensão de entrada do conversor direto convencional para o controlador linear	62
6.12	Corrente de saída do painel fotovoltaico para o controlador linear.	62
6.13	Corrente de entrada do conversor direto convencional para o controlador linear	63
6.14	Tensão de saída do conversor direto convencional para o controlador linear	63
6.15	Corrente de saída do conversor direto convencional para o controlador linear	63
6.16	Tensão de entrada do conversor direto modificado para o controlador linear	64
6.17	Corrente de saída do painel fotovoltaico para o controlador linear.	64
6.18	Corrente de entrada do conversor direto modificado para o controlador linear	64

6.19	Tensão de saída do conversor direto modificado para o controlador linear	65
6.20	Corrente de saída do conversor direto modificado para o controlador linear	65
6.21	Tensão de entrada do conversor direto convencional para o controlador não linear	66
6.22	Corrente de saída do painel fotovoltaico para o controlador não linear	66
6.23	Corrente de entrada do conversor direto convencional para o controlador não linear	66
6.24	Tensão de saída do conversor direto convencional para o controlador não linear	67
6.25	Corrente de saída do conversor direto convencional para o controlador não linear	67
6.26	Tensão de entrada do conversor direto modificado para o controlador não linear	67
6.27	Corrente de saída do painel fotovoltaico para o controlador não linear	68
6.28	Corrente de entrada do conversor direto modificado para o controlador não linear	68
6.29	Tensão de entrada do conversor direto modificado para o controlador não linear	68
6.30	Corrente de entrada do conversor direto modificado para o controlador não linear	69
6.31	Tensão de entrada do conversor direto convencional para o controlador linear	69
6.32	Corrente de saída do painel fotovoltaico para o controlador linear.	69
6.33	Corrente de entrada do conversor direto convencional para o controlador linear	70
6.34	Tensão de saída do conversor direto convencional para o controlador linear	70
6.35	Corrente de saída do conversor direto convencional para o controlador linear	70
6.36	Tensão de entrada do conversor direto modificado para o controlador linear	71
6.37	Corrente de saída do painel fotovoltaico para o controlador linear.	71
6.38	Corrente de entrada do conversor direto modificado para o controlador linear	71
6.39	Tensão de saída do conversor direto modificado para o controlador linear	72
6.40	Corrente de saída do conversor direto modificado para o controlador linear	72
6.41	Tensão de entrada do conversor direto convencional para o controlador não linear	73
6.42	Corrente de saída do painel fotovoltaico para o controlador não linear	73
6.43	Corrente de entrada do conversor direto convencional para o controlador não linear	73
6.44	Tensão de saída do conversor direto convencional para o controlador não linear	74
6.45	Corrente de saída do conversor direto convencional para o controlador não linear	74
6.46	Tensão de entrada do conversor direto modificado para o controlador não linear	74
6.47	Corrente de saída do painel fotovoltaico para o controlador não linear	75
6.48	Corrente de entrada do conversor direto modificado para o controlador não linear	75
6.49	Tensão de entrada do conversor direto modificado para o controlador não linear	75
6.50	Corrente de entrada do conversor direto modificado para o controlador não linear	76
6.51	Tensão de entrada do conversor direto convencional para o controlador linear	76
6.52	Corrente de saída do painel fotovoltaico para o controlador linear.	76
6.53	Corrente de entrada do conversor direto convencional para o controlador linear. \ldots .	77
6.54	Tensão de saída do conversor direto convencional para o controlador linear	77
6.55	Corrente de saída do conversor direto convencional para o controlador linear	77
6.56	Tensão de entrada do conversor direto modificado para o controlador linear	78
6.57	Corrente de saída do painel fotovoltaico para o controlador linear.	78

6.58	Corrente de entrada do conversor direto modificado para o controlador linear	78
6.59	Tensão de saída do conversor direto modificado para o controlador linear	78
6.60	Corrente de saída do conversor direto modificado para o controlador linear	79

Lista de Tabelas

Comparação no ponto de máxima potência entre os valores de catálogo e os valores	
obtidos pelo modelo escolhido	10
Combinações possíveis para o comando dos semicondutores	48
Comparação no ponto de máxima potência, sob as condições de referência, da potência	
injetada na rede e do rendimento para os dois conversores desenvolvidos	58
Comparação no ponto de máxima potência, sob G = G ^r = 1000W/m ² e T_c = 50+273,15K,	
da potência injetada na rede e do rendimento para os dois conversores desenvolvidos .	79
Comparação no ponto de máxima potência, sob G = 800W/m ² e T_c = T_c^r = 25+273,15K,	
da potência injetada na rede e do rendimento para os dois conversores desenvolvidos .	79
Comparação no ponto de máxima potência, sob G = 600W/m ² e T_c = T_c^r = 25+273,15K,	
da potência injetada na rede e do rendimento para os dois conversores desenvolvidos .	79
	Comparação no ponto de máxima potência entre os valores de catálogo e os valores obtidos pelo modelo escolhido

Abreviaturas

Símbolo	Descrição
BT	Baixa Tensão
CC - CA	Corrente Contínua - Corrente Alternada
CC - CC	Corrente Contínua - Corrente Contínua
MPPT	Maximum Power Point Tracker
NOCT	Nominal Operating Cell Temperature
PI	Proporcional Integral
p.u.	Sistema por unidade
PWM	Pulse Width Modulation
STC	Standard Test Conditions

Lista de Símbolos

Símbolo	Descrição
\overline{C}	Capacidade de saída do conversor forward
C_{1f}	Capacidade introduzida no novo conversor CC-CC
C_f	Capacidade presente no filtro de saída do inversor
C_i	Capacidade de entrada do inversor
C_{oss}	Capacidade parasita de saída do MOSFET
C_p	Capacidade de entrada do conversor forward
f	Frequência do conversor forward
G	Irradiância incidente no painel fotovoltaico
I_0	Corrente inversa de saturação do díodo
I_{cc}	Corrente de curto-circuito do painel fotovoltaico
I_{C_i}	Corrente de entrada do inversor
I_D	Corrente no díodo do modelo do painel fotovoltaico
I_{D1}	Corrente no díodo D ₁ do conversor forward
I_{D2}	Corrente no díodo D ₂ do conversor forward
I_{D3}	Corrente no díodo D ₃ do conversor forward
I_{MP}	Corrente no ponto de máxima potência do painel fotovoltaico
i_L	Corrente na indutância de saída do conversor forward
I_o	Corrente de saída do conversor forward
i_{PWM}	Corrente de saída do inversor
I_s	Corrente no enrolamento secundário do transformador do conversor forward
I_S	Corrente elétrica proveniente do efeito fotovoltaico
I_{T1}	Corrente no MOSFET T ₁ do conversor forward
I_U	Corrente de entrada do conversor forward
i_{μ}	Corrente de indutância de magnetização
k	Constante de Boltzmann
K_D	Ganho estático do controlador
K_I	Ganho integral do controlador de tensao
K_P	Ganho proporcional do controlador de tensao
L	Indutancia de saida do conversor forward
L_1	Indutancia de fugas do primario do transformador do conversor forward
L_2	Indutancia de fugas do secundario do transformador do conversor forward
L_f	Indutancia presente no filtro de saída do inversor
L_m	Indutancia de magnetização do transformador do conversor forward
l_{μ}	indutancia de magnetização do conversor torward
m_{\prime}	Fator de idealidade do diodo do modelo do palnel totovoltaico
m'	Fator de idealidade equivalente do diodo do modelo do painel fotovoltaico

Símbolo	Descrição
n_2/n_1	Relação de transformação do transformador do conversor forward
N_S	Número de células em série no painel fotovoltaico
$\tilde{P_{DC}}$	Potência máxima do painel fotovoltaico
P_{D}^{com}	Perdas de comutação do díodo
$P_{\rm D}^{cond}$	Perdas de condução do díodo
P_i^D	Potência de entrada do conversor forward
P_{i}	Potência de saída do conversor forward
P_{r}	Potência de pico do painel fotovoltaico
P_{μ}	Perdas na indutância de saída do conversor forward
P_{z}^{com}	Perdas de comutação do MOSEET
P_{cond}^{IS}	Perdas de condução do MOSEET
P_{T}	Perdas totais do transformador do conversor forward
P_{π}	Perdas no díodo Zener
1 <u>Z</u>	Carga do eletrão
q R_{\star}	Besistência de perdas no enrolamento primário do transformador do conversor forward
R_1	Resistência que se coloca em paralelo com o condensador para substituir o díodo Zener
R_{1}	Resistência de perdes no enrolamento secundário do transformador do conversor forward
R_{102}	Resistência de condução do díodo
$n_{AK(on)}$	Resistência parasita da capacidade de saída de conversor forward
P	Resistência da condução do MOSEET
$\frac{n_{DS(on)}}{P}$	Resistência aquivalente da rode
n_{eq}	Resistência parasita da indutância do saída do conversor forward
I L D	Posistôncia de pordas no púelos de transformador de conversor forward
n_m	Resistência de perdas no núcleo do transionnador do conversor forward
n_o T	Període de conversor forward
$\frac{1}{T}$	Tomporatura absoluta da cólula fotovoltaica
$\frac{1}{c}$	Atrace variável electórie
$\frac{1}{d}$	Tampo do octobologimento dos condições do corto
t_{OFF}	Tempo de estabelecimiento das condições de condução
ι_{ON}	Tempo de regularzação inversa
ι_{rr}	Tempo de octabologimento
	Intervale de tempe necessárie para apular i
ι_{μ}	Tonção do optrado do convorcor forward
U	Tensão de einitada do conversor lorward
V _{ca} V	Tensão de entrede de inversor
V_{C_i}	Tensão de entrada do inversor Tensão no díodo D. do convorcor forward
V_{D_1}	Tensão no díodo D ₁ do conversor forward
V_{D_3}	Tensão no diodo D ₃ do conversor lor ward
V_{ef}	Tensão de polorização direto
V_F	Tensão de polarização ulheia
V_{MP}	Tensão no ponto de maxima potencia do pamer lotovoltarco
	Tensão de salda do conversor lorward
V_p	Tensão no enrolamento primario do transformador do conversor forward
V_{PWM}	Tensão de Salda do Inversor
	rensao no enrolamento secundario do transformador do conversor forward
V_T	rotencial termico
V_{T1M}	Tensão maxima do MOSEET do conversor lorward
V_U	rensao no diodo D_2 do conversor forward
V_Z	rensao no diodo de Zener

Símbolo	Descrição
γ	Variável de comando do controlador não linear do conversor CC-CC
γ_{inv}	Variável de comando do controlador do inversor
δ	Fator de ciclo do conversor CC-CC
δ_1	Variável de saída do comparador histerético estreito
δ_2	Variável de saída do comparador histerético largo
ϵ	Hiato do silício
ϵ_1	Largura do comparador histerético estreito
ϵ_2	Largura do comparador histerético largo
η	Rendimento do conversor CC-CC
η_{inv}	Rendimento do inversor
$ heta_a$	Temperatura ambiente (em °C)
θ_c	Temperatura da célula do painel fotovoltaico (em °C)
ξ	Fator de amortecimento do filtro de saída do inversor
ω_c	Frequência de corte do filtro de saída do inversor

Introdução

Conteúdo

1.1	Enquadramento	2
1.2	Objetivos do Trabalho	3
1.3	Estrutura do Trabalho	3

1.1 Enquadramento

A utilização de combustíveis fósseis permitiu a produção de energia elétrica em grande escala [1]. No entanto, várias desvantagens são atribuídas a tal produção, uma vez que as centrais termoelétricas libertam vários gases nocivos para a saúde dos seres vivos, entre eles o dióxido de carbono, CO₂, que é responsável pelo aumento do efeito de estufa, o dióxido de enxofre, SO₂, que pode contribuir para as chuvas ácidas, e os óxidos de azoto, NO_x, que podem contribuir para fenómenos de nevoeiro fotoquímico e também deposições ácidas. São ainda libertadas partículas que, juntamente com o dióxido de enxofre, podem provocar problemas respiratórios [2]. Outro aspeto bastante negativo, para o caso português, é o facto de até agora não terem sido descobertos combustíveis fósseis de extração viável em território nacional, o que obriga à sua importação, com grandes encargos para o país [3].

Estas desvantagens obrigaram a energias alternativas, que não tivessem um impacto negativo quer para o meio ambiente quer para os seres vivos, denominadas energias renováveis. Estas energias são provenientes de recursos naturais que se renovam constantemente, de um modo sustentável, mesmo depois de serem usadas para gerar eletricidade ou calor [4].

Neste trabalho é explorada a energia solar, uma vez que a energia entregue pelo Sol à Terra é, à escala humana, inesgotável e quase inimaginável $(4, 6 \times 10^{20} J \text{ por hora})$ [5]. Hoje em dia, cerca de 87 % do mercado das tecnologias fotovoltaicas usa células de silício cristalino. Estas células são responsáveis pela conversão direta da energia solar em energia elétrica, e apesar de serem "amigas" do ambiente, uma vez fabricadas, possuem uma grande desvantagem. Cada célula produz uma tensão assaz pequena, que é insuficiente e incompatível com a rede elétrica e as suas aplicações. Isto significa que a tensão tem, em primeiro lugar, de passar por um conversor de corrente contínua para corrente alternada (CC-CA) antes de ser injetada na rede, como se pode observar na figura 1.1.

Com o objetivo de extrair maior potência/tensão em relação à disponibilizada por uma célula fotovoltaica, ligam-se várias células em série e em paralelo, obtendo módulos fotovoltaicos. Para tensões ainda maiores agregam-se os módulos, obtendo o painel fotovoltaico. Como o painel fotovoltaico utilizado nesta dissertação tem uma potência e tensão de trabalho relativamente pequenas (250W e 31V, respetivamente), tem de se inserir um conversor CC-CC que eleve a tensão do sistema fotovoltaico, para poder utilizar um inversor ligado à rede sem transformador de baixa frequência.



Figura 1.1: Esquema dos diferentes sub-sistemas utilizados no trabalho.

1.2 Objetivos do Trabalho

É no contexto do problema exposto que se insere este trabalho. O objetivo é obter um conversor isolado por transformador de alta frequência, usando um conversor CC-CC derivado do conversor direto (forward), de rendimento melhorado, para alimentar um inversor em ponte completa ligado diretamente à rede elétrica de baixa tensão.

Para concretizar este objetivo é necessário:

- Obter o modelo de um painel fotovoltaico;
- Estudar o conversor CC-CC direto convencional para aplicação em sistemas fotovoltaicos;
- Obter uma variante do conversor CC-CC direto, que permita obter um melhor rendimento;
- Sintetizar os sistemas de controlo destes conversores;
- Dimensionar o inversor e respetivos sistemas de controlo;
- Simular o comportamento do sistema e analisar os resultados.

1.3 Estrutura do Trabalho

Este trabalho encontra-se dividido em sete capítulos:

- Capítulo 1: Realiza-se um enquadramento do trabalho, introduz-se o problema, os objetivos e a estrutura do trabalho;
- Capítulo 2: Apresenta-se o funcionamento de um sistema fotovoltaico, modelo matemático escolhido e respetivas simulações para testar a validade do mesmo;
- Capítulo 3: Descreve-se o funcionamento do conversor CC-CC direto e dimensionam-se as suas componentes de modo a selecionar os componentes comerciais que integram o conversor; Efetua-se o controlo para extrair a máxima potência do painel fotovoltaico e fazemse simulações, em condições de referência (STC), para verificar se o funcionamento está de acordo com o projetado;

- Capítulo 4: Obtém-se e estuda-se uma variante do conversor CC-CC direto, que permite obter um melhor rendimento, comparativamente ao conversor direto convencional;
- Capítulo 5: É detalhado o funcionamento do conversor CC-CA, dimensiona-se o inversor de modo a selecionar os componentes comerciais que o integram, efetua-se o controlo para obterse a tensão desejada e, por fim, correm-se as simulações para verificar se o funcionamento está correto;
- Capítulo 6: Analisam-se e comparam-se os desempenhos dos dois conversores CC-CC desenvolvidos, para condições que não as de referência;
- Capítulo 7: São apresentadas as conclusões e sugerem-se trabalhos futuros.

2

Painel Fotovoltaico

Conteúdo

2.1	Introdução	
2.2	Princípio de Funcionamento	
2.3	Modelo Matemático	
2.4	Painel Fotovoltaico Utilizado	
2.5	Simulações	

2.1 Introdução

Como foi dito no capítulo anterior, o sistema de microgeração solar deste trabalho é composto por um painel fotovoltaico. Este é composto por sessenta células fotovoltaicas divididas ao meio, ligadas em série, cujo funcionamento é descrito na secção seguinte.

2.2 Princípio de Funcionamento

Neste trabalho optou-se por usar células fotovoltaicas, elemento fundamental de um sistema fotovoltaico de primeira geração, isto é, células de silício cristalino [5]. O átomo de silício, de número atómico catorze (14 protões e 14 eletrões), possui quatro eletrões na banda de valência (camada mais exterior), o que permite a formação de uma rede cristalina de estrutura cúbica [6], onde cada átomo de silício se liga a outros quatro através de ligações covalentes, preenchendo totalmente a banda de valência, o que conduz a uma maior estabilidade por parte dos átomos. No entanto, quando um fotão da radiação solar atinge um eletrão na camada mais exterior e possui energia suficiente (hiato e no caso do cristal de silício vale 1,12 eV), faz com que esse eletrão se desloque da banda de valência para a banda de condução, criando-se um par eletrão-buraco.

Contudo, nestas condições, se a célula fotovoltaica for apenas constituída por cristais de silício puro, não é capaz de produzir energia elétrica, visto que os eletrões ejetados para a banda de condução acabariam por se recombinar com os buracos, não dando origem a qualquer corrente elétrica, o que também equivale a uma diferença de potencial entre duas zonas da célula.

Para alterar as propriedades elétricas do silício, utiliza-se um processo designado de dopagem. Este processo consiste em adicionar impurezas, o que leva à criação de duas camadas na célula: a camada tipo p (agente dopante é o boro) e a camada tipo n (agente dopante é o fósforo), que possuem, respetivamente, um excesso de cargas positivas (três eletrões na banda de valência) e um excesso de cargas negativas (cinco eletrões na banda de valência), relativamente ao silício puro (quatro eletrões na banda de valência).

É precisamente na junção entre as duas camadas, junção p-n, que se vai originar um campo elétrico, diferença de potencial entre as duas zonas da célula, que acelera os eletrões para o terminal negativo e os buracos para o terminal positivo.

Deste modo, ao ligar-se os terminais da célula a um circuito que se fecha exteriormente através de uma carga, circulará uma corrente elétrica contínua e unidirecional. Este fenómeno é designado efeito fotovoltaico.

2.3 Modelo Matemático

O princípio de funcionamento de uma célula solar composta por camadas de silício dopado por impurezas do tipo p e do tipo n, é comum ao de um díodo de silício, pois possui também uma junção p-n. Para representar a célula solar optou-se pelo modelo simplificado de um díodo e três parâmetros, cujo circuito elétrico equivalente é representado na figura 2.1:



Figura 2.1: Circuito elétrico equivalente de uma célula fotovoltaica.

A fonte de corrente I_S representa a corrente elétrica unidirecional CC, que ocorre quando os fotões da radiação solar incidem no material semicondutor da célula, isto é, a corrente proveniente do efeito fotovoltaico. O díodo representa a junção p-n e é percorrido por uma corrente I_D :

$$I_D = I_0 (e^{\frac{V}{mV_T}} - 1) \tag{2.1}$$

A corrente que percorre a carga, neste trabalho um conversor CC-CC, é:

$$I = I_S - I_D = I_S - I_0 (e^{\frac{V}{mV_T}} - 1)$$
(2.2)

onde I_0 é a corrente inversa de saturação do díodo, m é o fator de idealidade do díodo (díodo ideal: m=1; díodo real: m>1) e V_T é o potencial térmico:

$$V_T = \frac{kT_c}{q} \tag{2.3}$$

onde k é a constante de Boltzmann (k = 1,38 \times 10⁻²³ J/K), q é a carga do eletrão (q = 1,6 \times 10⁻¹⁹ C) e T_c é a temperatura absoluta da célula (K).

Os três parâmetros (m, I_0 , I_S) do modelo são calculados recorrendo a alguma manipulação algébrica, representados pelas seguintes equações [5]:

$$m = \frac{V_{MP}^{r} - V_{ca}^{r}}{V_{T}^{r} ln \left(1 - \frac{I_{MP}^{r}}{I_{cc}^{r}}\right)}$$
(2.4)

$$I_0^r = \frac{I_{cc}^r}{e^{\frac{V_{ca}^r}{mV_T}} - 1}$$
(2.5)

$$I_S^r = I_{cc}^r \tag{2.6}$$

onde o índice superior r simboliza as condições de referência (STC).

Através da análise destas equações, os três parâmetros deste modelo são calculados recorrendo apenas aos dados presentes na folha de catálogo do fornecedor.

Uma vez que a irradiância e a temperatura são variáveis no tempo, calcula-se a influência da variação destes mesmos parâmetros nas grandezas elétricas da célula. Para tal, considerou-se que a irradiância incidente faz variar a corrente de curto-circuito de forma aproximadamente linear e a tensão de circuito aberto de forma aproximadamente logarítmica. Relativamente à temperatura considera-se que não produz alterações significativas na corrente de curto-circuito e faz decres-cer a tensão de circuito aberto proporcionalmente com o seu aumento [5]. Para incorporar estas observações assume-se:

- A corrente de curto-circuito, Icc, engloba as variações de irradiância incidente;
- A corrente inversa de saturação, I₀, inclui as variações de temperatura;
- O fator de idealidade, m, é considerado constante neste modelo.

Assim, resultam duas novas equações para I₀ e I_{cc}:

$$I_0 = I_0^r \left(\frac{T_c}{T_c^r}\right)^3 e^{\frac{N_s \epsilon}{m} \left(\frac{1}{V_T^r} - \frac{1}{V_T}\right)}$$
(2.7)

$$I_{cc} = I_{cc}^r \frac{G}{G^r} \tag{2.8}$$

onde N_s representa o número de células em série e ϵ representa o hiato do silício.

Tendo em conta a influência da temperatura e da irradiância no modelo considerado, está-se em condições de calcular a tensão e a corrente de máxima potência:

$$V_{MP} = mV_T ln\left(\frac{\frac{I_{cc}}{I_0} + 1}{\frac{V_{MP}}{mV_T} + 1}\right)$$
(2.9)

$$I_{MP} = I_{cc} - \left[I_0 \left(e^{\frac{V_{MP}}{mV_T} - 1} \right) \right]$$
(2.10)

Uma vez que a equação (2.9) é não linear, recorre-se, por exemplo, ao método de Gauss (método iterativo) para o seu cálculo. O ponto de máxima potência é dado por $P_{DC} = V_{MP}I_{MP}$.

Deve considerar-se um parâmetro na folha de catálogo que relaciona a temperatura da célula e a temperatura ambiente. Parâmetro este que significa a temperatura normal de funcionamento da célula (NOCT) e representa a temperatura atingida pela célula nas seguintes condições:

- Irradiância incidente, G = 800 W/m²
- Temperatura ambiente, $\theta_a = 20^{\circ}C$

Através da equação (2.11) pode-se calcular a temperatura da célula:

$$\theta_c = \theta_a + \frac{G(NOCT - 20)}{800}$$
(2.11)

onde θ_a é a temperatura ambiente e o valor de NOCT é tipicamente 45°C.

2.4 Painel Fotovoltaico Utilizado

Visto que a potência máxima de uma célula fotovoltaica não ultrapassa os 2W, agrupam-se as células em série e/ou paralelo, dando origem a módulos fotovoltaicos. Para obter ainda mais potência agregam-se vários módulos, dando origem aos chamados painéis fotovoltaicos.

O painel fotovoltaico utilizado neste trabalho foi o modelo PV - MLU250HC da Mitsubishi, com 60 células ligadas em série (N_s) e 4 barramentos cortados a metade (60 células fotovoltaicas divididas ao meio). A folha de especificações do painel pode ser consultada no anexo A e alguns dos parâmetros elétricos sob as condições normais de teste (STC) encontram-se sub expostos:

- Irradiância incidente, G = 1000 W/m²;
- Temperatura da célula, $\theta_c = 25^{\circ}C$;
- Potência de pico, P_p = 250 W;
- Corrente de curto-circuito, I^r_{cc} = 8,79 A;
- Tensão de circuito aberto, V^r_{ca} = 37,6 V;
- Corrente no ponto de potência máxima, I^r_{MP} = 8,08 A;
- Tensão no ponto de potência máxima, V_{MP}^r = 31,0 V.

Calculando inicialmente o potencial térmico, V_T , sob as condições normais de teste pela equação (2.3), pode-se calcular de seguida os três parâmetros (m, I_0 , I_S) que caracterizam o modelo, recorrendo respetivamente às equações (2.4), (2.5) e (2.6):

 $V_T^r = 0,0257V$ m = 102 $m' = \frac{m}{Ns} = 1,7$ $I_0^r = 5,23 \times 10^{-6}A$ $I_S = 8,79A$

onde m' é o fator de idealidade equivalente, cujo valor se encontra dentro dos limites esperados.

Realiza-se uma comparação no ponto de máxima potência, entre os valores de catálogo e os valores obtidos pelo modelo escolhido:

	Folha de Catálogo	Modelo Desenvolvido	Erro
$V^r_{MP}[V]$	31,0	30,92	0,26 %
$I^r_{MP}[A]$	8,08	8,10	0,25 %
$P^r_{DC}[W]$	250	250,49	0,20 %

 Tabela 2.1: Comparação no ponto de máxima potência entre os valores de catálogo e os valores obtidos pelo

 modelo escolhido

Analisando a tabela 2.1, concluiu-se que o modelo adotado para o painel solar é adequado ao caso em estudo, visto que os erros são pouco significativos.

2.5 Simulações

O modelo do painel solar foi construído em Matlab versão R2013a, ambiente Simulink.

Para fechar este capítulo, foram feitos testes, variando a irradiância incidente e fixando a temperatura da célula, ou vice-versa, de modo a verificar as hipóteses consideradas na secção 2.3. Assim sendo, fixando a temperatura da célula no seu valor de referência, 25°C, e variando a irradiância, podemos observar a influência da irradiância incidente no gráfico I-V e no gráfico P-V:



Figura 2.2: Influência da irradiância incidente no gráfico I-V.



Figura 2.3: Influência da irradiância incidente no gráfico P-V.

Da figura 2.2 facilmente se conclui que as considerações para a irradiância incidente estão corretas, isto é, a corrente de curto-circuito é muito sensível à variação de irradiância, tendo sido considerada uma variação de forma aproximadamente linear e a tensão de circuito aberto é muito pouco sensível, tendo sido considerada uma variação de forma aproximadamente logarítmica.

Da análise da figura 2.3, depreende-se que a potência máxima depende fortemente da irradiância incidente, tal deve-se ao facto de a corrente de máxima potência decrescer bastante (a tensão de máxima potência mantém-se aproximadamente constante).

Fixou-se ainda a irradiância incidente no seu valor de referência, 1000 W/m², e variou-se a temperatura, de modo a observar a influência da temperatura da célula no gráfico I-V e no gráfico P-V:



Figura 2.4: Influência da temperatura da célula no gráfico I-V.



Figura 2.5: Influência da temperatura da célula no gráfico P-V.

Da análise da figura 2.4, depreende-se agora a forte dependência da tensão de circuito aberto em relação às variações de temperatura.

Em relação ao último gráfico, figura 2.5, conclui-se que a potência máxima é muito menos sensível às variações de temperatura.
3

Conversor Direto

Conteúdo

3.1	Introdução	14
3.2	Princípio de Funcionamento	14
3.3	Dimensionamento e Escolha de Componentes	17
3.4	Controlador Seguidor de Máxima Potência	26
3.5	Simulações	31
3.6	Rendimento	35

3.1 Introdução

Com o objetivo de transferir a energia produzida pelo painel fotovoltaico para a rede elétrica, precisamos à saída do microgerador solar de um conversor CC-CC, seguido de um inversor. O conversor CC-CC vai colocar o painel no ponto de potência máxima e simultaneamente aumentar a tensão de saída do painel para uma tensão suficiente que assegure o correto funcionamento do inversor não isolado da rede.

O conversor escolhido neste trabalho foi o conversor direto (forward), um conversor CC-CC isolado, por usar um transformador que proporciona isolamento galvânico à carga. Este transformador contribui para o ajustamento da tensão de saída através da relação de transformação [7]. Neste conversor é ainda possível ligar vários enrolamentos secundários e, consecutivamente, obter tensões de saída superiores ou inferiores simultaneamente.

O forward também é usado por fornecer um baixo tremor na corrente de saída, apesar do elevado tremor na corrente de entrada e, devido ao circuito de comando do MOSFET ser referenciado à massa de entrada.

O esquema do conversor pode ser visualizado na figura 3.1:



Figura 3.1: Esquema do conversor direto. Imagem retirada de [8].

3.2 Princípio de Funcionamento

A topologia básica do conversor forward deriva do conversor redutor, que substitui a bobina existente na saída do conversor CC-CC não isolado por um enrolamento primário de um transformador e adiciona aos enrolamentos primário e secundário semicondutores de potência, para cumprir as restrições topológicas do circuito no lado do primário e do secundário, garantindo assim a não saturação do núcleo magnético [8]. Durante o intervalo de tempo $0 < t < t_{ON}$, o transístor T₁ conduz e o conversor transfere a energia através do transformador, não precisando de nenhum elemento para armazenar energia (ao contrário do conversor de retorno, flyback, outro conversor CC-CC isolado por um transformador) [9]. Aplicando as leis de Kirchhoff, durante este intervalo de tempo, resulta V_p(t) = U e a corrente de magnetização i_µ na bobine de magnetização l_µ vai aumentando de acordo com Ut/I_µ (considerando semicondutores ideais, modo de condução contínua na corrente de saída e desprezando as fugas de indução). Ao atingir $\delta T = t_{ON}$, a corrente de magnetização atinge o seu valor máximo Ut_{ON}/I_µ. Como a energia magnética do transformador não pode apresentar descontinuidades, após o intervalo ativo, $t > t_{ON}$, D₃ e D_Z conduzem durante o tempo necessário para reduzir a corrente i_µ a zero e, consequentemente, desmagnetizar o transformador (fluxo magnético do transformador igual a 0). Esse intervalo de tempo é arbitrado t_µ e é considerado no máximo (1- δ)T. Recorrendo novamente às leis de Kirchhoff, resulta V_p(t) = - V_D - V_Z \approx - V_Z.

Sabendo que em regime estacionário o valor médio de uma tensão numa bobine é nulo, V_{Lav} = 0, pode-se calcular o valor médio da tensão de saída na carga do conversor recorrendo à lei das malhas:

$$V_{Uav} = V_{Lav} + V_o = V_o = \frac{1}{T} \int_0^{\delta T} \frac{n_2}{n_1} U dt = \frac{n_2}{n_1} U \delta$$
(3.1)

Comparando a relação de transformação entrada/saída do conversor redutor, $V_o = U\delta$, com a do conversor direto, conclui-se que são iguais à parte da constante $\frac{n_2}{n_1}$. Esta constante permite à tensão de saída V_o ser superior à tensão de entrada U, coisa que não era possível com o conversor redutor. Assim, o conversor direto pode funcionar como um conversor redutor-elevador. A constante $\frac{n_2}{n_1}$ fornece um grau de liberdade extra e, desta forma, possibilita o uso de um valor de δ adequado para uma gama ampla de valores de tensão de entrada e saída, cujos valores serão discutidos mais à frente. Uma vez que $U\delta$ tem de ser constante, tem-se:

$$U_{min}\delta_{max} = U_{max}\delta_{min} = U\delta \tag{3.2}$$

A tensão no díodo Zener, pode obter-se do conhecimento que a tensão aplicada ao enrolamento primário do transformador é alternada, não sinusoidal, com valor médio nulo e que tal é garantido através da igualdade das áreas A₁ e A₂, presentes na figura 3.3, ou seja:

$$U\delta T = V_Z t_\mu \leftrightarrow V_Z = \frac{U\delta T}{t_\mu} \tag{3.3}$$

como já foi dito anteriormente, $t_{\mu} \leq (1 - \delta)T$ o que leva a:

$$V_{Z_{min}} = \frac{U\delta}{1-\delta} \to V_Z = \frac{U_{min}\delta_{max}}{1-\delta_{max}}$$
(3.4)

Para evitar tensões máximas no díodo de Zener, V_Z , e no transístor, V_{T1M} , muito elevadas e consecutivamente o aumento do preço dos semicondutores e das perdas de comutação, limita-se o fator de ciclo a 0,5. Assim, deve-se limitar o funcionamento do conversor a fatores de ciclo da

ordem de 0,1 < δ < 0,5, para evitar as desvantagens supra expostas e, ainda, para garantir tempo suficiente para transferir potência para a saída do conversor e desprezar as fugas do transformador. Para δ < 0,5, o conversor direto necessita de um transformador com menor volume (considerado proporcional à potência aparente) em relação ao conversor de retorno (flyback), como se observa na figura 3.2.



Figura 3.2: Gráfico Potência-Fator de Ciclo para o conversor direto e de retorno. Imagem retirada de [8].

Como a corrente no enrolamento primário é unidirecional ($i_u \ge 0$) e não pode ser negativa, não é possível usar um retificador de onda completa no enrolamento secundário, apesar do valor médio nulo da tensão do lado primário.

Como em regime estacionário o valor médio da corrente no condensador é igual a 0, $I_{C_{av}} = 0$, tem-se que o valor médio da corrente na carga I_0 é igual ao valor médio da corrente na bobine, sendo:

$$I_o = \frac{V_o}{R_o} = \frac{n_2}{n_1} \frac{U}{R_o} \delta$$
(3.5)

Supondo rendimento unitário obtém-se $P_i = P_o \leftrightarrow UI_U = V_o I_o$:

$$\frac{I_U}{I_o} = \frac{V_o}{U} = \frac{n_2}{n_1}\delta\tag{3.6}$$

Para finalizar, na figura 3.3 e na equação (3.7), mostram-se as principais tensões e correntes do conversor:



Figura 3.3: Principais formas de onda do conversor direto. Imagem retirada de [8].

$$\begin{array}{l} 0 < t < t_{on} = \delta T \\ T_{1} ON \wedge D_{1} ON \end{array} \rightarrow \begin{cases} v_{p} = U \rightarrow v_{AKD3} = -U \\ i_{T1} = i_{U}; i_{\mu} = \frac{U}{l_{\mu}} t \rightarrow i_{U} = i_{\mu} + i_{L} \frac{n_{2}}{n_{1}} \\ v_{s} = \frac{n_{2}}{n_{1}} U \rightarrow v_{U} = \frac{n_{2}}{n_{1}} U \end{cases} \\ v_{s} = \frac{n_{2}}{n_{1}} U \rightarrow v_{U} = \frac{n_{2}}{n_{1}} U \end{cases} \\ \begin{array}{l} t_{on} < t < t_{on} + t_{\mu} \\ T_{1} OFF \wedge D_{1} OFF \rightarrow \\ D_{2}, D_{3}, D_{Z} ON \end{cases} \begin{cases} v_{p} = -V_{Z}(-V_{D}); v_{AKD3} \approx 0 \\ i_{U} = 0 \rightarrow i_{\mu} = \frac{U}{l_{\mu}} t_{on} - \frac{V_{Z}}{l_{\mu}} (t - t_{on}) \\ v_{s} = -\frac{n_{2}}{n_{1}} V_{Z} \rightarrow v_{U} = 0; v_{AKD1} = v_{s} \end{cases} \\ \begin{array}{l} t_{on} + t_{\mu} < t < T \\ apenas D_{2} ON \end{cases} \rightarrow \begin{cases} v_{p} = 0 \\ i_{U} = 0; i_{\mu} = 0; i_{L} \approx I_{o} \\ v_{s} = 0 \rightarrow v_{U} \approx 0 \end{cases} \end{cases}$$

$$(3.7)$$

3.3 Dimensionamento e Escolha de Componentes

Como referido no capítulo anterior, em condições normais de teste (STC), o painel fotovoltaico usado neste trabalho debita uma tensão de 31 V, uma corrente de 8,08 A e uma potência de 250 W. Sendo assim, uma primeira aproximação para a entrada do conversor CC-CC, é considerar uma fonte de tensão contínua ideal com o valor de tensão supra referido. No entanto, quando se efetuar a ligação entre o painel fotovoltaico e o conversor direto, esta fonte de tensão será substituída por um condensador em paralelo com o modelo do painel.

$$P_p = P_i = 250W$$
$$V_{MP} = U = 31V$$
$$I_{MP} = I_{Uav} = 8,08A$$

A ligação do conversor direto à rede elétrica é efetuada através de um conversor comutado CC-CA, também chamado inversor (cap 5). Para que o funcionamento do inversor ligado diretamente à rede seja o correto, é necessário garantir que a tensão contínua na entrada deste seja superior a $\sqrt{2}V_{ef}$, onde V_{ef} é o valor eficaz da tensão da rede. Como a tensão de entrada do inversor é igual à tensão de saída do conversor direto:

$$V_o > \sqrt{2}V_{ef} \tag{3.8}$$

Tendo em conta a equação anterior, assume-se para o conversor CC-CC um rendimento de η = 93% e uma tensão de saída de 400V, calculando-se desta forma a potência e a corrente de saída do conversor direto:

$$\eta P_i = P_o \leftrightarrow \tag{3.9}$$
$$\leftrightarrow P_o = 232,50W$$

$$P_o = V_o \times I_o \leftrightarrow$$

$$\leftrightarrow I_o = \frac{P_o}{V_o} = 0,58A$$
(3.10)

Como mencionado na secção anterior, o conversor deve operar usando um fator de ciclo (dutycycle) limitado a $0,1 < \delta < 0,5$. Arbitrou-se então um valor para o fator de ciclo no limite do intervalo estipulado:

$$\delta = 0,4\tag{3.11}$$

Recorrendo a (3.1) obtém-se a relação de transformação do transformador:

$$V_o = \frac{n_2}{n_1} U \delta \leftrightarrow$$

$$\leftrightarrow \frac{n_2}{n_1} = \frac{V_o}{U\delta} = 32,26$$
(3.12)

Com um rendimento de 93%, temos em relação à entrada 7 % de perdas, as quais foram, para efeitos de dimensionamento, atribuídas aos diversos componentes da seguinte maneira:

- 3,0% para o lado secundário do conversor (2D + L + C)
- 2,0% para o transformador (I_μ + fugas)
- 2,0% para o lado primário do conversor (MOSFET + Zener):
 - 1,5% MOSFET = 0,5% P_s (Perdas de comutação) + 1,0% P_c (Perdas de condução)
 - 0,5% Zener

Assumindo, para U, um tremor (ripple) máximo de 0,2%:

$$U_{max} = 31 + 31 \times 0,001 = 31,03V$$

 $U_{min} = 27,02V$

 U_{min} corresponde ao valor da tensão para a irradiância mínima incidente no painel fotovoltaico, considerada 200 W/m².

Da equação (3.2) e equação (3.11) resulta:

$$\delta_{min} = \frac{U\delta}{U_{max}} = 0,3996$$
$$\delta_{max} = \frac{U\delta}{U_{min}} = 0,46$$

3.3.1 Transístor

A partir de [8] e lembrando que $I_U = \frac{n_2}{n_1} I_o \delta$, faz-se o estudo das tensões e correntes que o MOSFET tem de suportar:

$$V_{T1M} = \frac{U_{max}}{1 - \delta_{min}} = 51,68V$$
(3.13)

$$I_{T1M} \approx \frac{n_2}{n_1} I_o \approx \frac{I_{Uav}}{\delta} = 20,20A \tag{3.14}$$

$$I_{T1_{med}} \approx \frac{n_2}{n_1} \delta_{max} I_o \approx I_{Uav} = 8,08A \tag{3.15}$$

$$I_{T1_{ef}} \approx \frac{I_{Uav}}{\sqrt{\delta}} = 12,78A \tag{3.16}$$

Concluído o estudo das tensões e correntes máximas que o semicondutor comandado suporta, selecionaram-se MOSFETs que satisfaçam as necessidades deste trabalho acrescido de uma margem de segurança adicional. Assim, a escolha do dispositivo recaiu sobre o MOSFET NTMFS6B14N-D da ON Semiconductor, cujo catálogo com as respetivas especificações é apresentado no Anexo B.

Desse mesmo catálogo retiram-se os tempos que o semicondutor demora a passar à condução e ao corte, respetivamente:

$$t_{ON} = (9, 6 + 39)ns$$

 $t_{OFF} = (17 + 6, 8)ns$

Através das perdas de comutação do MOSFET [8] (0,5% P_i) retira-se o período de comutação do conversor direto:

$$P_{S}^{com} = V_{T1M} \frac{I_{U_{av}}}{\delta_{max}} \frac{t_{ON} + t_{OFF}}{2T} \leftrightarrow$$

$$\leftrightarrow T = V_{T1M} \frac{I_{U_{av}}}{\delta_{max}} \frac{t_{ON} + t_{OFF}}{2 \times 0,005P_{i}} \leftrightarrow$$

$$\leftrightarrow T = 26,29\mu s \rightarrow f = \frac{1}{T} = 38,04KHz$$
(3.17)

Para avaliar as perdas de condução do MOSFET (arbitradas 1,0% P_i), assume-se a representação do semicondutor como uma resistência equivalente enquanto conduz, cujo valor típico se retira do catálogo de fabricante:

$$R_{DS(ON)} = 12, 2m\Omega \to P_S^{cond} = R_{DS_{on}}(i_{s_{ef}})^2 = 1,99W$$
(3.18)

Uma vez que 1,99 W é menor que os 2,5 W inicialmente arbitrados, conclui-se que as perdas de condução para o MOSFET cumprem o dimensionamento.

3.3.2 Condensador de Entrada

Obtido o período do conversor, pode-se calcular o condensador de entrada:

$$C_p = \frac{I_{Uav} \times T}{\Delta U_{av}} = 3,4mF$$
(3.19)

3.3.3 Díodo Zener

Da equação (3.4) retira-se a tensão máxima do díodo Zener:

$$V_z = \frac{U\delta}{1 - \delta_{max}} = 22,96V \tag{3.20}$$

Através das perdas no díodo Zener (0,5% P_i), que são dadas pela equação (3.21), calcula-se a bobina de magnetização l_{μ} :

$$P_{Z} = \frac{T(U\delta)^{2}}{2l_{\mu}} \leftrightarrow$$

$$\leftrightarrow l_{\mu} = \frac{T(U\delta)^{2}}{2 \times 0,005 \times P_{i}} \leftrightarrow$$

$$\leftrightarrow l_{\mu} = 1,62mH$$
(3.21)

3.3.4 Bobina e Condensador de Saída

Comparando as equações (3.1), (3.5) e (3.6) com as respetivas equações do conversor redutor, conclui-se que no lado secundário do transformador as equações do conversor redutor ainda são válidas, desde que se altere U (conversor redutor) por $\frac{n_2}{n_1}$ U (conversor direto).

Assim, para a bobina e condensador do lado do secundário do transformador temos:

$$L = U \frac{n_2}{n_1} \frac{\delta(1-\delta)T}{\Delta I_o}$$
(3.22)

$$C = U \frac{n_2}{n_1} \frac{\delta(1-\delta)T^2}{8L\Delta V_o}$$
(3.23)

Recorrendo à equação (3.22) e assumindo $\Delta i_L = 20\% \times i_L$, resulta para a bobina:

$$\leftrightarrow L = 0,05H$$

Recorrendo à equação (3.23) e assumindo $\Delta V_o = 1\% \times V_o$, resulta para o condensador:

$$\leftrightarrow C = 0,96\mu C$$

Para simular as perdas por efeito de Joule na bobina, considera-se uma resistência parasita em série com L. Assumindo para essas perdas 0,5% de P_i , resulta para r_L :

$$P_{r_L} = r_L \times I_{Lef}^2 = 0,005P_i \leftrightarrow$$

$$\leftrightarrow r_L = 3,7\Omega$$
(3.24)

As perdas no condensador podem ser simuladas da maneira descrita em baixo:

$$r_C = \frac{\Delta V_o}{\Delta I_o} = 17,20\Omega \tag{3.25}$$

3.3.5 Díodos

Procede-se de imediato para o dimensionamento dos díodos. Para tal, é preciso calcular as tensões e correntes que estes semicondutores suportam:

$$V_{D_{1max}} \approx \frac{n_2}{n_1} V_Z = 740,74V$$
 (3.26)

$$V_{U_{max}} \approx \frac{n_2}{n_1} U_{max} = 1001V$$
 (3.27)

$$V_{D_{3max}} \approx U_{max} = 31,03V$$
 (3.28)

$$I_{D_{1max}} = I_{D_{2max}} \approx I_o = 0,58V \tag{3.29}$$

Para calcular os valores médios e eficazes das grandezas, recorre-se à equação (3.7) para consultar os tempos em que cada díodo conduz e à definição de valor médio e valor eficaz respetivamente:

$$I_{D_{1med}} = \frac{1}{T} \int_0^T i_{D_1} dt = \frac{1}{T} \int_0^{\delta T} i_L dt = i_L \delta = 0,23A$$
(3.30)

$$I_{D_{1ef}} = \sqrt{\frac{1}{T} \int_0^T i_{D_1}^2 dt} = \sqrt{\frac{1}{T} \int_0^{\delta T} i_L^2 dt} = i_L \sqrt{\delta} = 0,37A$$
(3.31)

$$I_{D_{2med}} = \frac{1}{T} \int_0^T i_{D_2} dt = \frac{1}{T} \int_{\delta T}^T i_L dt = i_L (1 - \delta) = 0,35A$$
(3.32)

$$I_{D_{2ef}} = \sqrt{\frac{1}{T} \int_0^T i_{D_2}^2 dt} = \sqrt{\frac{1}{T} \int_{\delta T}^T i_L^2 dt} = i_L \sqrt{1 - \delta} = 0,45A$$
(3.33)

$$I_{D_{3med_{max}}} = \frac{1}{T} \int_{0}^{T} i_{D_{3}} dt = \frac{1}{T} \int_{\delta T}^{\delta T + t_{\mu}} \left(\frac{U}{l_{\mu}} \delta T - \frac{V_{Z}}{l_{\mu}} (t - \delta T) \right) dt =$$

$$= \frac{U \delta (1 - \delta) T}{2l_{\mu}} = 0,06A$$
(3.34)

$$I_{D_{3ef_{max}}} = \frac{1}{T} \int_0^T i_{D_3}^2 dt = \frac{1}{T} \int_{\delta T}^{\delta T + t_{\mu}} \left(\frac{U}{l_{\mu}} \delta T - \frac{V_Z}{l_{\mu}} (t - \delta T) \right)^2 dt = 0,09A$$
(3.35)

Tendo em conta os resultados obtidos, acrescidos de uma margem de segurança extra de pelo menos 50 %, escolheu-se o díodo MUR1510G da marca ON Semiconductor para o lado primário e o BY269 da marca Vishay Semiconductors para os dois díodos do lado do secundário. As respetivas folhas de catálogo podem ser consultadas no anexo C e D. Para concluir, calculam-se as perdas dos díodos com o objetivo de averiguar se o dimensionamento efetuado está correto. Começa-se por analisar as perdas de condução do díodo. Para tal, assume-se que quando este está diretamente polarizado, é equivalente a considerar uma fonte de tensão em série com uma resistência equivalente. Assim:

$$P_D^{cond} = R_{AK(on)} I_{D_{ef}}^2 + V_{F_D} I_{D_{med}}$$
(3.36)

Recorrendo às especificações dos diferentes díodos, de onde se retira a resistência equivalente e a tensão de polarização direta, obtém-se:

$$\begin{cases}
R_{AK_{1(ON)}} = R_{AK_{2(ON)}} = 0,39\Omega \\
V_{F_{D_{1}}} = V_{F_{D_{2}}} = 1,25V \\
R_{AK_{3(ON)}} = 0,04\Omega \\
V_{F_{D_{3}}} = 1,05V
\end{cases}
\xrightarrow{P_{D_{1}}^{cond}} = 0,34W \\
\xrightarrow{P_{D_{2}}^{cond}} = 0,51W \\
P_{D_{3}}^{cond} = 0,08W
\end{cases}$$
(3.37)

Em relação às perdas de comutação, recorre-se mais uma vez a [10], de onde se obtém a seguinte equação:

$$P_D^{com} = \frac{t_{rr} - t_s}{T} V_{RR} I_{RR}$$
(3.38)

onde se retira da folha de catálogo que t_{rr} é o tempo de recuperação inversa, t_s é o tempo de armazenamento, que se considera metade de t_{rr} , V_{RR} é a tensão inversa, que no caso dos díodos do secundário corresponde a V_o e no caso do díodo do primário corresponde a V_p e, por fim, I_{RR} é a

corrente inversa de recuperação, que também se considera a corrente no secundário e primário para os díodos do respetivo lado. Assim:

$$\begin{cases} t_{rr_{1}} = t_{rr_{2}} = 400ns \\ t_{rr_{3}} = 35ns \\ I_{RR_{1}} = I_{RR_{2}} = 0,58A \\ I_{RR_{3}} = 8,08A \end{cases} \xrightarrow{P_{D_{1}}^{com} = P_{D_{2}}^{com} = 1,77W \\ P_{D_{3}}^{com} = 0,17W \end{cases}$$
(3.39)

Por fim, somam-se as perdas de condução com as perdas de comutação para obter as perdas totais nos díodos:

$$\begin{cases}
P_{D_1} = 0, 34 + 1, 54 = 2, 11W \\
P_{D_2} = 0, 51 + 1, 54 = 2, 28W \\
P_{D_3} = 0, 08 + 0, 15 = 0, 25W
\end{cases}$$
(3.40)

Uma vez que se dimensionou para as perdas do díodo do lado primário 0,5% de P_i e para as perdas do díodo do lado secundário 1% de P_i, o que corresponde a 1,25 W e 2,5 W respetivamente, conclui-se que o dimensionamento feito à priori está correto.

3.3.6 Cálculo dos parâmetros do modelo do Transformador

Na figura 3.4, encontra-se representado um primeiro esquema equivalente do transformador [11]:



Figura 3.4: Esquema equivalente do transformador. Imagem retirada de [11].

No esquema equivalente supra exposto, $V_1 \in I_1$, correspondem respetivamente à tensão e corrente do lado do primário. O mesmo se passa do lado oposto do transformador, isto é, $V_2 \in I_2$ correspondem, respetivamente, à tensão e corrente do lado do secundário. I_2 ' resulta da corrente I_2 no secundário, transformada pelo transformador.

Para obter o modelo do transformador começa por calcular-se a tensão e corrente no lado secundário do transformador, através da relação de transformação do mesmo:

$$V_s = V_p \times \frac{n_2}{n_1} = 1KV \tag{3.41}$$

$$I_s = \frac{I_p}{\frac{n_2}{n_1}} = 0,25A \tag{3.42}$$

De seguida, calcula-se a impedância base dos dois lados do transformador:

$$Z_p = \frac{V_p}{I_p} = 3,84\Omega \tag{3.43}$$

$$Z_s = \frac{V_s}{I_s} = 3,99 \times 10^3 \Omega$$
 (3.44)

Sabendo que a tensão aplicada ao lado primário do transformador quando o MOSFET conduz é $V_{MP} = V_p = 31V$, pode calcular-se a indutância de fuga do primário do transformador:

$$V_p \approx 31V \to \omega L_1 I_p <<< 31V \leftrightarrow$$

$$\leftrightarrow L_1 \approx \frac{0,01V_p}{\omega I_p} = 1,61 \times 10^{-7} H$$
(3.45)

Aplicando o mesmo raciocínio para o lado secundário do transformador, calcula-se a indutância de fuga do secundário:

$$V_s \approx 1 \times 10^3 V \to \omega L_2 I_s <<< 1 \times 10^3 V \leftrightarrow$$

$$\leftrightarrow L_2 \approx \frac{0,01 V_s}{\omega I_s} = 1,67 \times 10^{-4} H$$
(3.46)

Com o objetivo de calcular as grandezas no sistema "por unidade" (sistema p.u.), procede-se ao cálculo em valores de base:

$$L_{1B} = \frac{Z_p}{\omega_B} = 1,61 \times 10^{-5} H \tag{3.47}$$

$$L_{2B} = \frac{Z_s}{\omega_B} = 0,02H$$
(3.48)

$$L_1(pu) = \frac{L_1}{L_{1B}} = 0,01pu \tag{3.49}$$

$$L_2(pu) = \frac{L_2}{L_{2B}} = 0,01pu \tag{3.50}$$

Admitindo que as perdas no cobre (perdas que ocorrem nos enrolamentos do transformador por efeito de Joule) equivalem a 1% de P_i, podem calcular-se as resistências de perdas do primário, R₁, e secundário, R₂:

$$P_{R1} = R_1 \times I_{pRMS}^2 = 0,005P_o \leftrightarrow$$

$$\leftrightarrow R_1 = \frac{0,005P_o}{I_{pRMS}^2} = 0,02\Omega$$
(3.51)

$$P_{R2} = R_2 \times I_{sRMS}^2 = 0,005P_o \leftrightarrow$$

$$\leftrightarrow R_2 = \frac{0,005P_o}{I_{sRMS}^2} = 18,53\Omega$$
(3.52)

$$R_1(pu) = \frac{R_1}{Z_p} = 0,0046pu \tag{3.53}$$

$$R_2(pu) = \frac{R_2}{Z_s} = 0,0046pu \tag{3.54}$$

Arbitrando para as perdas no ferro (perdas que ocorrem no núcleo do transformador devido à histerese e às correntes de Foucault (Eddy)) 0,5% de P_i, calcula-se a resistência de magnetização:

$$P_{vazio} = \frac{V_p^2}{R_m} = 0,005P_o \leftrightarrow$$

$$\leftrightarrow R_m = \frac{V_p^2}{0,005P_o} = 826,67\Omega$$
(3.55)

$$R_m(pu) = \frac{R_m}{Z_p} = 215,47pu$$
(3.56)

Assumindo que a corrente de magnetização, I_m, equivale a 5% de I₁, calcula-se a indutância de magnetização:

$$L_m(pu) = \frac{1}{0,05} = 20pu \tag{3.57}$$

$$L_m = L_{mB} \times L_m(pu) = L_{1B} \times L_m(pu) = 3,21 \times 10^{-4} H$$
(3.58)

Por fim, falta calcular as perdas totais no transformador, de modo a concluir se o dimensionamento do mesmo está correto. Usa-se então a seguinte expressão para as perdas totais no transformador:

$$P_{T_{transformador}} \approx (i_{T1_{ef}})^2 R_1 + (i_{T2_{ef}})^2 R_2 + \frac{(v_{T1_{ef}})^2}{R_m}$$
(3.59)

O cálculo dos valores eficazes das grandezas do transformador vêm dadas pelas expressões (3.60), (3.61) e (3.62):

$$i_{T1_{ef}} = \sqrt{\frac{1}{T} \int_0^T i_{T1}^2 dt} = \sqrt{\frac{1}{T} \int_0^{\delta T} i_U^2 dt} = i_U \sqrt{\delta} = 5,11A$$
(3.60)

$$i_{T2_{ef}} = i_{D1_{ef}} = 0,37A \tag{3.61}$$

$$v_{T1_{ef}} = \sqrt{\frac{1}{T} \int_0^T v_{T1}^2 dt} = \sqrt{\frac{1}{T} \left(\int_0^{\delta T} U^2 dt \right) - \left(\int_{\delta T}^{\delta T + t_{\mu}} V_Z^2 dt \right)} \leftrightarrow$$

$$\leftrightarrow \sqrt{U^2 \delta - V_Z^2 (1 - \delta)} = 8,25V$$
(3.62)

Assim, as perdas totais no transformador são $P_{T_{transformador}} = 2,98W$, que corresponde a 1,19% de P_i. Uma vez que este valor é inferior a 1,5% de P_i inicialmente projetados, conclui-se que o dimensionamento está correto.

3.4 Controlador Seguidor de Máxima Potência

O seguidor de máxima potência, MPPT (Maximum Power Point Tracking), é uma técnica usada em sistemas fotovoltaicos, de modo a obter a máxima potência de saída. Como se pode observar no figura 3.5, a máxima potência é conseguida através da maior área obtida pelo produto da tensão (V_{MP}) e da corrente (I_{MP}):



Figura 3.5: Gráfico I-V. Figura retirada de [5]

Através da análise das figuras 2.3 ou 2.5 apresentadas no capítulo anterior, conclui-se que a tensão no ponto de máxima potência ocorre quando o gráfico P-V atinge o seu máximo, ou seja, quando a função dP/dV se anula. Desta forma, para cada instante, faz-se:

$$P = VI \rightarrow \frac{dP}{dV_p} = I_p + V_p \frac{dI_p}{dV_p} = 0 \leftrightarrow V_{pref} = -I_p \frac{dV_p}{dI_p} \leftrightarrow$$
(3.63)

$$\leftrightarrow V_{p_{ref}}(t) \approx -I_p(t) \frac{V_p(t) - V_p(t - \Delta t)}{I_p(t) - I_p(t - \Delta t)}$$
(3.64)

onde Δt é o intervalo de tempo entre amostras.

3.4.1 Controlador Linear

Num primeiro instante, pretende-se controlar a corrente de saída i_L ($i_L = i_{Lref}$) do conversor direto em regime de condução contínua. Recorre-se então às equações obtidas das leis de Kirchhoff do circuito, nomeadamente à lei das malhas:

$$V_L = V_U - V_o \leftrightarrow$$

$$\Rightarrow r_L i_L + L \frac{di_L}{dt} = V_U - V_o$$
(3.65)

onde V_U vale:

$$V_U = egin{cases} V_S, \text{ se MOSFET ON} \ 0, \text{ se MOSFET OFF} \end{cases}$$

Aplicando a transformada de Laplace à equação (3.65):

$$(r_L + sL)i_L = V_U - V_o \leftrightarrow$$

$$\leftrightarrow i_L = \frac{V_U - V_o}{r_L + sL}$$
(3.66)

Ao usar-se uma onda portadora triangular r(t) em dente de serra, unipolar, com amplitude máxima u_{cmax} e período T (modulador em dente de serra), resulta um fator de ciclo diretamente proporcional ao valor da modulante, $\delta = \frac{u_c}{u_{cmax}}$, obtendo-se um ganho estático de:

$$K_D = \frac{dV_o}{du_c} = \frac{n_2}{n_1} \frac{U}{u_{cmax}}$$
(3.67)

A escolha do compensador C(s) tem de ser feita considerando que se trata de um sistema de 2^{a} ordem (cadeia aberta), sem pólos na origem e com dois pólos reais em $-1/T_{d}$ e $-1/T_{t}$ = -R/L. Escolhese então um compensador C(s) do tipo Proporcional-Integral (PI), que assegura uma dinâmica de 2^{a} ordem em cadeia fechada:

$$C(s) = \frac{1 + sT_z}{sT_p} \tag{3.68}$$

neste caso:

$$\begin{cases} T_z = \frac{L}{r_L} \\ T_p = \frac{2K_D K_i T_d}{r_L} \end{cases} \leftrightarrow \begin{cases} K_P = \frac{T_z}{T_p} = \frac{L}{2K_D K_i T_d} \\ K_I = \frac{1}{T_p} = \frac{r_L}{2K_D K_i T_d} \end{cases}$$
(3.69)

onde T_d é um atraso variável aleatório, que depende do instante em que ocorre a variação de $u_c(t)$. Aqui $T_d = \frac{T}{2}$.



Figura 3.6: Controlador Linear para a corrente de saída.

Por fim, pretende-se controlar a tensão no condensador V_{Cp} ($V_{Cp} = V_{Cpref}$), que liga o painel fotovoltaico ao conversor direto. Recorre-se uma vez mais às equações obtidas das leis de Kirchhoff do circuito, nomeadamente à lei dos nós:

$$i_{Cp} = I_{MP} - \frac{n_2}{n_1} i_L \delta \leftrightarrow$$

$$\leftrightarrow Cp \frac{dV_p}{dt} = I_{MP} - \frac{n_2}{n_1} i_L \delta \leftrightarrow$$
(3.70)

Resolvendo a equação (3.1) em ordem a δ ($\delta = \frac{n_1 V_o}{n_2 U}$) e substituindo na equação supra exposta vem:

$$\leftrightarrow Cp \frac{dV_p}{dt} = I_{MP} - i_L \frac{V_o}{U}$$
(3.71)

O ganho estático K_{Dv} é então igual a $K_{Dv} = \frac{V_o}{U}$.

Para o cálculo do atraso variável aleatório T_{dv}, recorre-se à definição de frequência angular:

$$w = \frac{1}{\sqrt{LC_p}} \leftrightarrow T = 2\pi\sqrt{LC_p}$$
(3.72)

Para o período, temos de substituir a indutância do secundário pela mesma indutância, mas vista do lado do primário.

$$L_1 = \left(\frac{n_1}{n_2}\right)^2 L_2$$

O que resulta em:

$$T = 2\pi \sqrt{\left(\frac{n_1}{n_2}\right)^2 LC_p} = 2\pi \frac{n_1}{n_2} \sqrt{LC_p}$$
(3.73)

Por fim, assumindo que o atraso variável aleatório equivale a metade do período:

$$T_{dv} = \frac{T}{2} = \pi \frac{n_1}{n_2} \sqrt{LC_p}$$
(3.74)

A escolha do compensador $C_v(s)$, tem de ser feita considerando que se trata de um sistema de 3^a ordem (cadeia aberta), com um pólo na origem (sC_p) . Usa-se então a técnica do pólo dominante próximo da origem [10]. Esta técnica considera que os coeficientes do polinómio característico obedecem à regra $b_k^2 = ab_{k-1}b_{k+1}$, o que conduz a:

$$\begin{cases} T_{zv} = a^2 T_{dv} \\ T_{pv} = -\frac{a^3 T_{dv}^2 K_{Dv} k_I}{C_p} \end{cases} \leftrightarrow \begin{cases} K_{Pv} = \frac{T_{zv}}{T_{pv}} = -\frac{C_p}{a T_{dv} K_{Dv} k_I} \\ K_{Iv} = \frac{1}{T_{pv}} = -\frac{C_p}{a^3 T_{dv}^2 K_{Dv} k_I} \end{cases}$$
(3.75)

Fazendo a = 2 vem:

$$\begin{cases} T_{zv} = 4T_{dv} \\ T_{pv} = -\frac{8T_{dv}^2 K_{Dv} k_I}{C_p} \end{cases} \leftrightarrow \begin{cases} K_{Pv} = \frac{T_{zv}}{T_{pv}} = -\frac{C_p}{2T_{dv} K_{Dv} k_I} \\ K_{Iv} = \frac{1}{T_{pv}} = -\frac{C_p}{8T_{dv}^2 K_{Dv} k_I} \end{cases}$$



Figura 3.7: Controlador Linear para a tensão de entrada.

3.4.2 Controlador não Linear

Mais uma vez, num primeiro instante pretende-se controlar a corrente de saída i_L ($i_L = i_{Lref}$) do conversor direto em regime de condução contínua. Analisando a figura 3.8 e recorrendo à lei dos nós, resulta para a corrente no condensador de entrada:



Figura 3.8: Capacidade que une o painel fotovoltaico ao conversor direto.

$$I_{Cp} = I_{MP} - I_U \leftrightarrow$$

$$\leftrightarrow C_p \frac{dV_p}{dt} = I_{MP} - \frac{n_2}{n_1} I_L \delta$$
(3.76)

O objetivo desta técnica, como referido anteriormente, é extrair a máxima potência do painel fotovoltaico. Como tal, deseja-se obter a tensão e corrente de máxima potência, o que conduz à tensão no condensador de entrada ser V_{pref} = V_p = V_{MPP}, com o seu respetivo erro: $e_{V_p} = V_{MPP} - V_p$ Derivando a equação do erro da tensão e considerando a condição de estabilidade, $e_{V_p} \frac{de_{V_p}}{dt} < 0 \rightarrow \frac{de_{V_p}}{dt} = -Ke_{V_p}$, onde K > 0 [12–15]:

$$\frac{dV_{MPP}}{dt} - \frac{dV_p}{dt} = \frac{de_{V_p}}{dt} \leftrightarrow$$
$$\leftrightarrow \frac{dV_{MPP}}{dt} - \frac{dV_p}{dt} = -Ke_{V_p}$$

Como a variação de V_{MPP} no tempo é insignificante, esta despreza-se:

$$\frac{dV_{MPP}}{dt} \approx 0 \rightarrow \frac{dV_p}{dt} = K e_{V_p}$$

Substituindo a equação (3.76) na equação anterior:

$$\frac{I_{MP}}{C_p} - \frac{n_2}{n_1} \frac{I_L \delta}{C_p} = K e_V$$

Fazendo uma mudança de variável $\Gamma = \frac{n_2}{n_1} \delta$ e $I_L = I_{Lref}$:

$$\frac{I_{MP}}{C_p} - \frac{\Gamma I_{Lref}}{C_p} = K e_{V_p} \leftrightarrow$$

$$\Leftrightarrow I_{Lref} = \frac{I_{MP}}{\Gamma} - \frac{K e_{V_p} C_p}{\Gamma}$$
(3.77)

Podemos ainda simplificar a variável Γ , sabendo que:

$$V_o = \frac{n_2}{n_1} U \delta \leftrightarrow$$
$$\leftrightarrow \delta = \frac{n_1}{n_2} \frac{V_o}{U} \rightarrow \Gamma = \frac{n_2}{n_1} \delta = \frac{V_o}{U}$$

Passando agora ao controlo da corrente na bobine L, com o objetivo de fazer $I_L = I_{Lref} e$, com o respetivo erro associado $e_{I_L} = I_{Lref} - I_L$.

Através da lei das malhas:

$$V_L = V_S - V_o \leftrightarrow$$

$$\leftrightarrow r_L I_L + \frac{LdI_L}{dt} = V_S - V_o$$

onde:

$$V_S = \begin{cases} \frac{n_2}{n_1} V_p, \text{ se MOSFET ON} \to \gamma = 1\\ 0, \text{ se MOSFET OFF} \to \gamma = 0 \end{cases} \to V_s = \frac{n_2}{n_1} V_p \gamma$$

A queda de tensão na bobina é:

$$L\frac{dI_L}{dt} = \frac{n_2}{n_1}V_p\gamma - V_o \tag{3.78}$$

Uma vez que a tensão no lado secundário é sempre superior à tensão de saída do conversor direto, obtém-se:

$$\begin{cases} \gamma = 1 \to \frac{dI_L}{dt} > 0\\ \gamma = 0 \to \frac{dI_L}{dt} < 0 \end{cases}$$
(3.79)

Considerando uma vez mais a condição de estabilidade, $e_{i_L} \frac{de_{i_L}}{dt} < 0$, obtém-se o comando do MOSFET:

$$\begin{cases} e_{i_L} > \frac{\Delta i_L}{2} \to \frac{de_{i_L}}{dt} < 0 \to i_L \nearrow \to \frac{di_L}{dt} > 0 \to \gamma = 1\\ e_{i_L} < \frac{\Delta i_L}{2} \to \frac{de_{i_L}}{dt} > 0 \to i_L \searrow \to \frac{di_L}{dt} < 0 \to \gamma = 0 \end{cases}$$
(3.80)

Na figura 3.9, implementa-se esta estratégia para construir o controlador não linear de corrente:



Figura 3.9: Controlador não Linear para o conversor CC-CC.

3.5 Simulações

Como primeira aproximação, para testar somente o funcionamento do conversor direto, considerouse uma tensão inicial no condensador de entrada igual à tensão de saída de máxima potência do painel fotovoltaico em condições de referência, ou seja 31V, e uma fonte de corrente dependente com o valor da corrente de saída do painel fotovoltaico, isto é 8,08A.

Após a realização de alguns testes e verificar que o funcionamento era o esperado, ligou-se o painel fotovoltaico ao conversor direto, como mostra a figura 3.10, com o objetivo de testar o conversor CC-CC e os seus dois controladores seguidores de máxima potência.



Figura 3.10: Esquema de ligação entre o painel e o conversor CC-CC.

A construção do conversor direto em ambiente computacional (Matlab Simulink), encontra-se representada no anexo E.

3.5.1 Controlador não Linear

A tensão de entrada é uma onda contínua com valor médio de 30,92V (erro de 0,26%), como esperado. A corrente de saída do painel fotovoltaico, uma vez que depende da tensão, também apresenta um ligeiro desvio em relação ao valor catalogado (erro de 0,25%), tendo como valor médio 8,10A. Na figura 3.13 encontra-se representada a corrente de entrada do conversor CC-CC, que corresponde também à corrente aplicada ao enrolamento primário do transformador e, é o resultado da soma de duas correntes, a corrente do secundário transformada pelo transformador e a corrente de magnetização. Esta tem como máximo 20,20A, valor obtido quando se calculou a corrente máxima do transístor, 3.3.2.



Figura 3.11: Tensão de entrada do conversor CC-CC para o controlador não linear.



Figura 3.12: Corrente de saída do painel fotovoltaico para o controlador não linear.



Figura 3.13: Corrente de entrada do conversor CC-CC para o controlador não linear.

Analisam-se depois as grandezas na saída. Quer a tensão quer a corrente de saída do conversor direto, apresentam o valor médio calculado, isto é, 400V e 0,58A respetivamente. Também apresentam o andamento esperado, ou seja, são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 3.14: Tensão de saída do conversor CC-CC para o controlador não linear



Figura 3.15: Corrente de saída do conversor CC-CC para o controlador não linear.

3.5.2 Controlador Linear

Procede-se à análise das grandezas elétricas do conversor direto com o controlador linear, desenvolvido em 3.4.1. A tensão de entrada e a corrente de saída do painel fotovoltaico são ondas contínuas com valor médio de 31V e 8,07A (erro de 0,12%), respetivamente. A corrente de entrada do conversor CC-CC é igual em ambos os controladores, apresentando um máximo de 20,20A, como visto anteriormente.



Figura 3.16: Tensão de entrada do conversor CC-CC para o controlador linear.



Figura 3.17: Corrente de saída do painel fotovoltaico para o controlador linear



Figura 3.18: Corrente de entrada do conversor CC-CC para o controlador linear.

Em relação às grandezas elétricas da saída, estas apresentam um ligeiro desvio em relação aos valores obtidos para o controlador não linear. A tensão de saída apresenta um valor médio de 403,5V (desvio de 0,9%), enquanto que a corrente de saída apresenta 0,57A (desvio de 1,72%). Ambas as ondas têm o andamento esperado, isto é, são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 3.19: Tensão de saída do conversor CC-CC para o controlador linear.



Figura 3.20: Corrente de saída do conversor CC-CC para o controlador linear.

3.6 Rendimento

Nesta secção são estimados os rendimentos.

3.6.1 Controlador não Linear

Recorrendo aos resultados obtidos nesta secção do trabalho, calcula-se para as condições de referência o rendimento obtido, através da seguinte equação:

$$\eta = \frac{P_o}{P_i} = \frac{V_o I_o}{U I_u} \approx \frac{232}{250} \approx 93\%$$
(3.81)

3.6.2 Controlador Linear

Aplicando uma vez mais a equação 3.81 nos resultados obtidos para o controlador linear, obtémse:

$$\eta = \frac{P_o}{P_i} = \frac{V_o I_o}{U I_u} \approx \frac{230}{250} \approx 93\%$$

3.6.3 Conclusões

Através da análise das grandezas elétricas, conclui-se que o desempenho do conversor CC-CC é muito semelhante com os dois controladores desenvolvidos.

Ainda pode observar-se que o valor obtido para o rendimento do conversor direto foi o dimensionado na secção 3.3.

4

Conversor Direto Modificado

Conteúdo

4.1	Introdução	38
4.2	Princípio de Funcionamento	38
4.3	Dimensionamento e Escolha de Componentes	38
4.4	Simulações	39
4.5	Rendimento	42

4.1 Introdução

Com o objetivo de melhorar o desempenho do conversor CC-CC apresentado no capítulo anterior, reduzindo as perdas de energia e consequentemente aumentando o rendimento, este trabalho sugere umas alterações ao conversor direto convencional. O conversor utilizado encontra-se representado na figura 4.1, onde se depreende que se substitui os díodos do lado do primário por um MOSFET e um condensador.



Figura 4.1: Esquema do conversor direto sugerido neste trabalho.

Uma vez que o díodo Zener é um elemento dissipativo e o condensador armazena energia e posteriormente pode devolvê-la ao sistema, ao efetuarmos a troca destes dois semicondutores, à partida as perdas vão diminuir e consequentemente o rendimento vai aumentar. Esta análise, para as condições de referência, é feita na última secção deste capítulo.

4.2 Princípio de Funcionamento

O princípio de funcionamento deste conversor é semelhante ao do conversor do capítulo anterior e encontra-se descrito na equação (4.1). O transístor T₂ introduzido neste conversor é comandado de forma complementar em relação ao transístor T₁.

$$\begin{array}{l} 0 < t < t_{on} = \delta T \\ T_1 \ ON \land D_1 \ ON \end{array} \rightarrow \begin{cases} v_p = U \rightarrow v_{C_1} + v_{T_1} = -U \\ i_{T_1} = i_U; i_\mu = \frac{U}{l_\mu} t \rightarrow i_U = i_\mu + i_L \frac{n_2}{n_1} \\ v_s = \frac{n_2}{n_1} U \rightarrow v_U = \frac{n_2}{n_1} U \end{cases} \\ t_{on} < t < T \\ T_1 \ OFF \land D_1 \ OFF \end{array} \rightarrow \begin{cases} v_p = -v_{C_1}(-v_{T_2}); v_{T_2} \approx 0 \\ i_U = 0 \rightarrow i_\mu = \frac{U}{l_\mu} t_{on} - \frac{v_{C_1}}{l_\mu} (t - t_{on}) \\ v_s = -\frac{n_2}{n_1} v_{C_1}; v_U \approx 0; v_{D_1} = v_s = -\frac{n_2}{n_1} v_{C_1} \end{cases}$$

$$\tag{4.1}$$

4.3 Dimensionamento e Escolha de Componentes

Os componentes selecionados para integrar este conversor são os escolhidos e calculados no capítulo anterior. O transístor extra, T_2 , é igual ao transístor já existente no lado primário, T_1 .

4.3.1 Condensador do lado do primário

Este condensador calcula-se como indicado em [8] para o RC de amortecimento. Assumindo um tremor máximo para a tensão no díodo Zener de 5%, vem para o condensador:

$$C_{1f} = \frac{V_Z \delta_{max} T}{R_{1f} \Delta V z} = 5,73 \times 10^{-7} F$$
(4.2)

4.4 Simulações

Considerou-se uma vez mais como primeira aproximação, uma tensão inicial no condensador de entrada igual à tensão de saída de máxima potência do painel fotovoltaico, em condições de referência, e uma fonte de corrente dependente com o valor da corrente de saída de máxima potência do painel fotovoltaico, garantindo assim uma potência constante à entrada deste conversor. Após este teste inicial, ligaram-se então todas as componentes deste circuito como indicado na figura 1.1.

A construção deste conversor CC-CC direto modificado em ambiente computacional (Matlab Simulink), encontra-se representada no anexo F.

4.4.1 Controlador não Linear

A tensão de entrada é uma onda contínua, cujo valor médio sofreu um ligeiro aumento em relação ao conversor CC-CC convencional. Desta forma, o seu valor médio aumentou 0,005V, valendo agora 30,925V (desvio de 0,24% em relação ao valor catalogado). A corrente de saída do painel fotovoltaico, uma vez que depende da tensão, também sofreu um ligeiro desvio em relação ao valor apresentado no capítulo anterior, perfazendo agora um erro de 0,10%, tendo como valor médio 8,088A. A corrente de entrada do conversor CC-CC, presente na figura 4.4, mantém-se igual , apresentando um valor máximo de 20,20A.



Figura 4.2: Tensão de entrada do conversor direto modificado para o controlador não linear.



Figura 4.3: Corrente de saída do painel fotovoltaico para o controlador não linear.



Figura 4.4: Corrente de entrada do conversor direto modificado para o controlador não linear.

Por fim, analisam-se as grandezas na saída. Quer a tensão quer a corrente de saída do conversor direto modificado sofreram um ligeiro aumento, como era expectável. Desta forma, apresentam um valor médio de 404,5V (aumento de 1,1%) e 0,59A (aumento de 1,72%), respetivamente. Continuam a apresentar o andamento esperado, ou seja, são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 4.5: Tensão de saída do conversor direto modificado para o controlador não linear.



Figura 4.6: Corrente de saída do conversor direto modificado para o controlador não linear.

4.4.2 Controlador Linear

Procede-se à análise das grandezas elétricas deste novo conversor direto com o controlador linear, para comparar com os resultados obtidos em 3.5.2. A tensão de entrada e a corrente de saída do painel fotovoltaico são ondas contínuas, cujo valor médio se manteve igual em relação ao conversor convencional, isto é, 31V e 8,07A (erro de 0,12%), respetivamente . A corrente de entrada do conversor CC-CC é igual em ambos os conversores CC-CC, tendo como valor máximo 20,20A, como visto anteriormente.



Figura 4.7: Tensão de entrada do conversor direto modificado para o controlador linear.



Figura 4.8: Corrente de saída do painel fotovoltaico para o controlador linear.



Figura 4.9: Corrente de entrada do conversor direto modificado para o controlador linear.

Em relação às grandezas elétricas da saída, como no controlador não linear, também apresentam um aumento, ainda que menos expressivo, em relação aos valores obtidos para o conversor convencional. Desta forma, a tensão e a corrente de saída do conversor CC-CC apresentam um valor médio de 404,1V (aumento de 0,15%) e 0,59A (aumento de 3,5%), respetivamente. Estas ondas continuam a apresentar o andamento esperado, uma vez que são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 4.10: Tensão de saída do conversor direto modificado para o controlador linear.



Figura 4.11: Corrente de saída do conversor direto modificado para o controlador linear.

4.5 Rendimento

Uma vez que as grandezas de saída aumentaram o seu valor e as grandezas de entrada mantiveramse aproximadamente constantes, conclui-se que o rendimento deste conversor é superior ao do conversor convencional, para ambos os controladores. Recorrendo uma vez mais à equação (3.81) e considerando as condições de referência, calcula-se o rendimento obtido para este novo conversor no ambiente utilizado:

4.5.1 Controlador Não Linear

$$\eta = \frac{P_o}{P_i} = \frac{V_o I_o}{U I_u} \approx \frac{237}{250} \approx 95\%$$
(4.3)

4.5.2 Controlador Linear

$$\eta = \frac{P_o}{P_i} = \frac{V_o I_o}{U I_u} \approx \frac{237}{250} \approx 95\%$$

4.5.3 Conclusões

Através das simulações conduzidas nas secções 3.5 e 4.4, conclui-se que o funcionamento do conversor CC-CC com qualquer um dos controladores é muito semelhante, apresentando sensivelmente a mesma potência de saída.

Como provado no capítulo anterior, o rendimento obtido para o conversor CC-CC direto convencional em condições de referência foi 93%. Assim, obtém-se um aumento de 2% com este novo conversor. Como era expectável, o conversor proposto neste trabalho apresenta um ligeiro aumento em relação ao conversor tradicional correspondente, pelos motivos explicados em 4.1. Desta forma, o conversor desenvolvido neste capítulo cumpre os objetivos desta dissertação para as condições de referência. No capítulo 6 serão avaliados os desempenhos dos dois conversores, para os dois controladores, sob condições que não as de referência, para verificar se o conversor aqui desenvolvido continua a ser vantajoso em relação ao conversor tradicional.



Inversor

Conteúdo

5.1	Introdução	6
5.2	Princípio de Funcionamento	6
5.3	Controlo do Inversor	17
5.4	Dimensionamento e Escolha de Componentes	51
5.5	Rendimento	53
5.6	Simulações	54

5.1 Introdução

A ligação do conversor direto à rede elétrica é efetuada através de um conversor comutado CC-CA, cujo objetivo é a transferência de energia elétrica de um circuito de tensão ou corrente contínua (painel fotovoltaico) para um circuito de correntes e/ou tensões alternadas (rede elétrica) [16]. Estes conversores são também denominados de inversores ou onduladores. Para satisfazer os requisitos do recetor tem de se garantir que as grandezas de saída são sinusoidais ou retangulares, enquanto as de entrada são praticamente constantes (requisito já verificado) para otimizar o funcionamento do gerador.

Neste capítulo será ainda discutido o controlador utilizado no inversor e, por fim, o modelo da rede elétrica.

5.2 Princípio de Funcionamento

Neste trabalho é usado um inversor monofásico de tensão em ponte completa, onde os quatro conjuntos de dispositivos semicondutores de potência são bidirecionais em corrente (conversor reversível em tensão e em corrente). Cada conjunto transístor com díodo em antiparalelo é controlável somente ao corte e condução para tensões positivas entre coletor emissor. Neste trabalho, o comando dos semicondutores é feito por modulação de largura de impulso (PWM) de 3 níveis:

- Para tensões de saída positivas: durante δT, S₁ e S₄ são comandados à condução e S₂ e S₃ são comandados ao corte; durante (1-δ)T, S₁ e S₃ são comandados à condução e S₂ e S₄ são comandados ao corte;
- Para tensões de saída negativas: durante δT, S₂ e S₃ são comandados à condução e S₁ e S₄ são comandados ao corte; durante (1-δ)T, S₂ e S₄ são comandados à condução e S₁ e S₃ são comandados ao corte.

Pode-se então definir uma função de existência γ_{inv} :

$$\gamma_{inv} = \begin{cases} 1, \text{ se } S_1 \land S_4 \text{ ON} \\ 0, \text{ se } S_1 \land S_3 \text{ ON } \lor \text{ se } S_2 \land S_4 \text{ ON} \\ -1, \text{ se } S_2 \land S_3 \text{ ON} \end{cases}$$
(5.1)

Considerando este tipo de modulação, a tensão de saída é positiva quando a onda modulante é maior do que as duas ondas portadoras, nula quando a onda modulante estiver compreendida entre as duas ondas portadoras e negativa quando a onda modulante é menor do que as duas ondas portadoras.

A tensão de saída é caracterizada da seguinte maneira:

$$V_{PWM} = \begin{cases} V_{C_i}, \text{ se } S_1 \bigwedge S_4 \text{ ON} \\ 0, \text{ se } S_1 \bigwedge S_3 \text{ ON } \bigvee \text{ se } S_2 \bigwedge S_4 \text{ ON} \\ -V_{C_i}, \text{ se } S_2 \bigwedge S_3 \text{ ON} \end{cases}$$
(5.2)

$$\leftrightarrow V_{PWM} = \gamma_{inv} V_{C_i} \tag{5.3}$$



Figura 5.1: Topologia do Inversor Utilizado.

Na figura 5.1 pode-se observar a topologia do inversor monofásico em ponte completa, onde ainda é colocado à saída um filtro com componentes LC, cuja missão é reduzir fortemente as harmónicas de ordem superior à primeira. Este filtro será dimensionado mais à frente.

5.3 Controlo do Inversor

Para cumprir os requisitos impostos pela rede elétrica, o controlo do inversor é dividido em duas partes distintas:

- Controlo não linear da corrente na bobina do filtro de saída L_f, assumindo a tensão de entrada constante;
- Controlo linear da tensão de entrada no condensador C_i, assumindo a corrente de saída sinusoidal.

5.3.1 Controlo não Linear da corrente de saída

Visto que se tem de garantir que o valor médio da tensão de entrada é praticamente constante, como primeira aproximação considerou-se uma fonte de tensão contínua ideal, com o valor da tensão de saída do conversor CC-CC. Só após o dimensionamento do inversor, esta fonte de tensão é substituída pelo modelo do painel fotovoltaico e um condensador em paralelo com o conversor direto.

O objetivo deste controlo não linear é garantir que a corrente de saída do inversor e, consequentemente, a corrente injetada na rede tem um andamento aproximadamente sinusoidal e que o erro desta corrente com a corrente de referência é zero. O erro é definido da seguinte forma:

$$e_{i_{rede}} = i_{rede_{ref}} - i_{rede} \tag{5.4}$$

A corrente de saída do inversor pode ser obtida através das leis de Kirchhoff (lei das malhas):

$$V_{bobina} = V_{PWM} - V_{rede} \leftrightarrow$$

$$\leftrightarrow \frac{di_{rede}}{dt} = \frac{\gamma_{inv}V_c}{L_f} - \frac{V_{rede}}{L_f}$$
(5.5)

De forma a garantir que a corrente injetada na rede tende para o seu valor de referência e que o seu respetivo erro é igual a 0, aplica-se a condição de estabilidade [12–15]:

$$e_{i_{rede}}\frac{de_{i_{rede}}}{dt} < 0 \rightarrow \frac{de_{i_{rede}}}{dt} = -Ke_{i_{rede}}, \ K > 0$$
(5.6)

Analisando as três equações acima referidas e definindo ϵ (valor pequeno e superior a zero) como o limite do erro da corrente ($-\epsilon < e_{i_{rede}} < +\epsilon$), chega-se à estratégia de controlo [12, 13]:

- Se $e_{i_{rede}} > +\epsilon \rightarrow i_{rede_{ref}} > i_{rede} \rightarrow i_{rede} \nearrow \frac{di_{rede}}{dt} > 0 \rightarrow \gamma_{inv} = 1$
- Se $e_{i_{rede}} < -\epsilon \rightarrow i_{rede_{ref}} < i_{rede} \rightarrow i_{rede} \swarrow \rightarrow \frac{di_{rede}}{dt} < 0 \rightarrow \gamma_{inv} = -1$
- Se $-\epsilon < e_{i_{rede}} < +\epsilon \rightarrow i_{rede_{ref}} \approx i_{rede} \rightarrow i_{rede} \approx \rightarrow \frac{di_{rede}}{dt} = 0 \rightarrow \gamma_{inv} = 0$

Seguidamente definem-se as variáveis de controlo, de modo a controlar os semicondutores à condução e ao corte de acordo com as necessidades do circuito. Os quatro semicondutores podem ser comandados independentemente, perfazendo um total de 16 combinações diferentes e 4 variáveis de controlo. Observando a equação (5.1), mais uma vez conclui-se que só são possíveis 4 combinações, devido às restrições topológicas impostas pelo circuito. Chega-se assim a 2 variáveis de controlo, que correspondem à saída de 2 comparadores de histerese.

δ_1	δ_2	γ_{inv}	S_1	S_2	S_3	S_4
0	0	-1	0	1	1	0
0	1	0	1	0	1	0
1	0	0	0	1	0	1
1	1	1	1	0	0	1

Tabela 5.1: Combinações possíveis para o comando dos semicondutores

Através da análise da tabela 5.1, rapidamente se conclui que δ_1 coloca o semicondutor número 4 à condução, enquanto que a variável δ_2 coloca o semicondutor número 1 à condução. Os semicondutores número 2 e número 3 são comandados com a negação dos respetivos sinais dos semicondutores número 1 e 4. Pode ainda retirar-se uma expressão para γ_{inv} através da tabela 5.1:

$$\gamma_{inv} = \delta_1 + \delta_2 - 1 \tag{5.7}$$

Para o comparador histerético que dá a variável δ_1 , escolheu-se um limite de $\epsilon_1 = \frac{\Delta i_L}{4}$ e para o outro comparador histerético que dá a variável δ_2 , escolheu-se um limite de $\epsilon_2 = \frac{\Delta i_L}{2}$ [17].


Figura 5.2: Controlador não Linear da corrente de saída do Inversor.

5.3.2 Controlo Linear da tensão de entrada

Aqui tem de se garantir que a corrente de saída do inversor, i_{PWM}, apresenta um andamento aproximadamente sinusoidal e, ainda que a potência injetada na rede é equivalente à potência de saída do conversor CC-CC à parte das perdas do inversor.

A tensão de entrada do inversor, ou seja, a tensão no condensador C_i nunca vai ser exatamente constante, porque o conversor direto gera energia de forma constante (tensão e corrente sensivelmente constantes) enquanto que a potência instantânea do inversor não é constante, variando em torno de um valor médio de forma sinusoidal e frequência dupla da rede. Assim, vai haver uma diferença absorvida pelo condensador que provocará uma oscilação em torno do valor médio.

Determina-se a tensão de entrada do inversor através das leis de Kirchhoff (lei dos nós):

$$i_{C_i} = i_o - i_{inv} \leftrightarrow$$

$$\leftrightarrow C_i \frac{dV_{C_i}}{dt} = i_o - \gamma i_{PWM}$$
(5.8)

Consegue-se simplificar a expressão supra limitando a análise apenas aos valores médios das grandezas e recorrendo à Transformada de Laplace. Definindo um ganho G = $\frac{V_{rede_{ef}}}{V_{C_{av}}\eta_{inv}}$ vem então:

$$sC_iV_{C_i}(s) = I_{o_{av}}(s) - GI_{PWM_{ef}}(s) \leftrightarrow$$

$$\leftrightarrow V_{C_i}(s) = \frac{1}{sC_i}(I_{o_{av}}(s) - GI_{PWM_{ef}}(s))$$
(5.9)

Sabe-se de [10] que a função de transferência para o inversor é:

$$K_C(s) = \frac{G}{1 + sT_{di}} \tag{5.10}$$

onde T_{di} é uma constante de tempo que se adiciona para contabilizar o atraso relativo à dinâmica do inversor em regime de pequenas perturbações. Foi considerado $T_{di} = 80ms$.

Apresenta-se na figura 5.3 o diagrama de blocos do controlador de tensão no condensador de entrada do inversor:



Figura 5.3: Controlador Linear da tensão de entrada do Inversor.

A escolha do compensador, C_{vi}(s), tem de ser feita considerando que se trata de um sistema de 2^a ordem (cadeia aberta) e com um pólo na origem. Opta-se então pela estratégia delineada em [10], como "Pólo dominante próximo da origem", o que leva a um compensador do tipo Proporcional-Integral (PI):

$$C_{vi}(s) = \frac{1 + sT_{zi}}{sT_{pi}} = \frac{K_{Ii}}{s} + K_{Pi}$$
(5.11)

A ação proporcional vai originar um sistema rápido enquanto que a ação integral garante erro estático nulo.

Através da análise do diagrama de blocos, retira-se a função de transferência em cadeia fechada do controlador:

$$FTCF = \frac{\frac{-G(1+sT_{zi})}{T_{pi}T_{di}C_i}}{s^3 + \frac{1}{T_{di}}s^2 - \frac{T_{zi}G}{T_{pi}T_{di}C_i}s - \frac{G}{T_{pi}T_{di}C_i}}$$
(5.12)

A técnica "Pólo dominante próximo da origem", corresponde a aplicar o critério $b_k^2 = 2b_{k-1}b_{k+1}$ ao polinómio denominador, o que conduz aos ganhos do compensador:

$$\begin{cases} T_{zi} = a^2 T_{di} \\ T_{pi} = -\frac{a^3 \alpha_v G T_{di}^2}{C_i} \end{cases}$$
(5.13)

$$\begin{cases} K_{Pi} = \frac{T_{zi}}{T_{pi}} = -\frac{C_i}{a\alpha_v GT_{di}} \\ K_{Ii} = \frac{1}{T_{pi}} = -\frac{C_i}{a^3 \alpha_v GT_{di}^2} \end{cases}$$
(5.14)

onde *a* é um valor a dimensionar para se obter uma dada margem de fase, geralmente entre 45° e 60°, ou para obter um dado fator de amortecimento ξ . Aqui escolheu-se o critério de simetria ótima (Symmetrical Optimum), que corresponde fazer *a* = 2, o que por sua vez leva a $\xi = 1/2$ e a estes ganhos para o compensador:

$$\begin{cases} T_{zi} = 4T_{di} \\ T_{pi} = -\frac{8\alpha_v G T_{di}^2}{C_i} \end{cases}$$
(5.15)

$$\begin{cases} K_{Pi} = \frac{T_{zi}}{T_{pi}} = -\frac{C_i}{2\alpha_v G T_{di}} \\ K_{Ii} = \frac{1}{T_{pi}} = -\frac{C_i}{8\alpha_v G T_{di}^2} \end{cases}$$
(5.16)

5.4 Dimensionamento e Escolha de Componentes

5.4.1 Condensador de Entrada

Conforme foi dito na secção do controlo, tem de se garantir que o valor médio da tensão de entrada é praticamente constante, ou seja, limita-se a variação da tensão aos terminais do condensador de entrada do inversor. Uma vez que a tensão de saída do conversor CC-CC é igual à tensão de entrada do conversor CC-CA, o tremor máximo dessa tensão é $\Delta V_{C_i} = 1\%$, valor já definido na secção 3.3.4. Como o dimensionamento do condensador depende da tensão e corrente de saída do conversor direto, vem:

$$C_i = \frac{I_o}{\omega \Delta V_{C_i}} = 4,63 \times 10^{-4} F$$
(5.17)

onde ω é a frequência angular da rede, $\omega = 2\pi f$.

5.4.2 Filtro de saída

Para dimensionar as componentes LC do filtro, como primeira aproximação, considerou-se que a potência injetada pelo inversor é absorvida por uma resistência equivalente:

$$R_{eq} = \frac{V_r^2}{P_{inv}} = 227,53\Omega$$
(5.18)

onde V_r é a tensão eficaz da rede (230V) e P_{inv} é a potência de saída do inversor. Para simplicidade de cálculo P_{inv} foi considerado igual a P_o , potência de saída do conversor CC-CC. Mais tarde neste capítulo, será calculado o rendimento do inversor.



Figura 5.4: Modelo da rede de baixa tensão simplificado.

Por análise da figura 5.4 retira-se a função de transferência do filtro:

$$\frac{V_r(s)}{V_{PWM}(s)} = \frac{\frac{1}{L_f C_f}}{s^2 + \frac{1}{R_{eq}C_f}s + \frac{1}{L_f C_f}}$$
(5.19)

Sabendo que a equação para sistemas de 2^a ordem com pólos complexos conjugados é $H(s) = \frac{\omega_c^2}{s^2+2\xi\omega_c s+\omega_c^2}$, retira-se a frequência de corte e o fator de amortecimento do filtro respetivamente:

$$\begin{cases} \omega_c = \frac{1}{\sqrt{L_f C_f}} \\ \xi = \frac{1}{2R_{eq}} \sqrt{\frac{L_f}{C_f}} \end{cases} \leftrightarrow \begin{cases} L_f = \frac{2R_{eq}\xi}{\omega_c} \\ C_f = \frac{1}{2R_{eq}\omega_c\xi} \end{cases}$$
(5.20)

Arbitrando para a frequência de corte do filtro dez vezes a frequência nominal da rede e para o fator de amortecimento $\xi = \sqrt{2}/2$, vem então:

$$\begin{cases} \omega_c = 10\omega_r = 10 \times 2\pi f = 3, 14krad/s \\ \xi = \frac{\sqrt{2}}{2} \end{cases} \to \begin{cases} L_f = 0, 10H \\ C_f = 9, 89 \times 10^{-7}F \end{cases}$$
(5.21)

5.4.3 Transístores

Neste conversor CC-CA, para os semicondutores, optou-se pelo uso de MOSFETs pelas tensões e correntes a suportar. Apresentam-se de seguida esses mesmos cálculos:

Começou por calcular-se a tensão máxima que os MOSFETs têm de suportar em regime permanente:

$$V_{C_{i_{max}}} = V_{C_i} + \frac{\Delta V_{C_i}}{2} = 402V$$
(5.22)

Como foi dito anteriormente arbitrou-se como tremor máximo para a tensão aos terminais do condensador de entrada $\Delta V_{C_i} = 1\%$.

Visto que S_2 é complementar de S_1 e que S_3 é complementar de S_4 , arbitra-se que cada semicondutor processa metade da potência de trabalho. Assim para a corrente média vem:

$$i_{s_{med}} = \frac{P_{inv}}{2V_{C_i}} = 0,29A$$
(5.23)

A corrente eficaz e a corrente máxima a suportar pelos semicondutores vem, respetivamente, dada por:

$$i_{s_{ef}} = \frac{P_{inv}}{\sqrt{2}V_r} = 0,71A$$
(5.24)

$$i_{s_{max}} = i_{PWM_{max}} = \sqrt{2} \frac{P_{inv}}{V_r} + \frac{0, 1P_{inv}}{4V_r} = 1,45A$$
(5.25)

Tendo este dimensionamento em mente e adicionando uma margem de segurança extra de, pelo menos 50 %, escolheu-se o MOSFET de potência 2045753 da marca VISHAY. A folha de catálogo pode ser consultada no anexo G.

Por fim, procede-se ao cálculo das perdas dos semicondutores através dos dados retirados da folha de catálogo.

Para se calcular as perdas de comutação recorre-se, mais uma vez, a [10] de onde se retira a seguinte expressão:

$$P_{S}^{com} = \frac{t_{ON} + t_{OFF}}{2} V_{D} I_{D} f_{S} + \frac{1}{2} C_{oss} V_{D}^{2} f_{S}$$
(5.26)

onde t_{ON} é o tempo de estabelecimento das condições de condução, t_{OFF} é o correspondente tempo de corte, C_{oss} é uma capacidade parasita que considera a potência adicional dissipada na passagem à condução, V_D é a tensão aos terminais do condensador, f_S é a frequência do inversor e I_D é calculado em baixo:

$$I_D = \frac{2\sqrt{2}i_{ref_{ef}}}{\pi} = 0,91A$$
(5.27)

Consultando a folha de catálogo obtemos para as perdas de comutação:

$$\begin{cases} t_{ON} = 10 + 23 = 33ns \\ t_{OFF} = 30 + 25 = 55ns \quad \to P_S^{com} = 0,20W \\ C_{oss} = 48pF \end{cases}$$
(5.28)

Para se calcular as perdas de condução assume-se que o semicondutor, enquanto conduz, é equivalente a uma resistência. Esse valor retira-se da folha de catálogo e é denominado de $R_{DS_{on}}$.

$$R_{DS_{on}} = 4, 4\Omega \to P_S^{cond} = R_{DS_{on}} (i_{s_{ef}})^2 = 2,25W$$
(5.29)

5.4.4 Modelo da Rede

O modelo da rede considerado neste trabalho foi o mais simples possível, como pode ser visualizado na figura 5.5:



Figura 5.5: Modelo da rede de baixa tensão.

A fonte de tensão representa a tensão da rede, V_r , e a resistência R_f e a bobina L_f representam o cabo de ligação do inversor ao posto de transformação. Estes parâmetros foram calculados arbitrando um comprimento para este cabo e através da análise feita em [17, 18]:

$$c_{cabo} = 500m \rightarrow \begin{cases} R_r = 0,75\Omega\\ L_r = 320\mu H \end{cases}$$
 (5.30)

5.5 Rendimento

Mais uma vez, a potência de saída do inversor é considerada igual a P_0 , potência de saída do conversor CC-CC.

Para representar as perdas por efeito de Joule na bobina do filtro de saída, L_f, considera-se ainda uma resistência parasita em série com essa mesma bobina responsável por uma dissipação de 0,5% de potência.

Finalmente:

$$\eta_{inv} = \frac{P_{o_{inv}}}{P_{i_{inv}}} = \frac{P_{i_{inv}} - P_{Lf} - 4(P_S^{com} + P_S^{cond})}{P_{i_{inv}}} = 0,956 \leftrightarrow$$
(5.31)
$$\leftrightarrow \eta_{inv} = 95,6\%$$

5.6 Simulações

Como primeira aproximação, para testar o funcionamento do inversor e do seu respetivo controlo, considerou-se uma tensão inicial no condensador de entrada igual à tensão de saída do conversor CC-CC (400V) e uma fonte de corrente dependente com o valor da corrente de saída do conversor CC-CC. Assim garante-se uma potência constante à entrada do inversor, que corresponde à potência de saída do conversor direto.

Após realizar vários testes, ligou-se o inversor à saída do conversor CC-CC, como se pode ver na figura 5.6:



Figura 5.6: Esquema de ligação do conversor CC-CC ao conversor CC-CA.

Começa-se por analisar a tensão e a corrente de entrada. A tensão de entrada tem o andamento esperado, isto é, valor médio de aproximadamente 400V, com uma oscilação sinusoidal onde existe um tremor máximo de 1%, como foi arbitrado anteriormente. A corrente de entrada também não foge às expectativas, isto é, apresenta um andamento sinusoidal de, apenas arcadas positivas. É ainda visível, entre cada arcada sinusoidal, a existência de um pequeno intervalo onde a corrente se anula.



Figura 5.7: Tensão de entrada do Inversor.



Figura 5.8: Corrente de entrada do Inversor.

Em segundo lugar, analisou-se a tensão e a corrente de saída do inversor. A tensão de saída, V_{PWM}, apresenta o andamento esperado, isto é, apresenta 3 níveis diferentes de tensão (-400V, 0V e 400V) consoante os pares de semicondutores que estão a conduzir. A corrente de saída, I_{PWM}, também não surpreende visto que é positiva quando a tensão comuta entre 0V e 400V e é negativa quando a tensão comuta entre -400V e 0V.



Figura 5.9: Tensão de saída do Inversor.



Figura 5.10: Corrente de saída do Inversor.

Analisou-se a tensão e a corrente à saída do filtro de saída do inversor. A tensão, V_{rede}, apresenta o andamento esperado, isto é, andamento sinusoidal onde o máximo (mínimo) corresponde a $\sqrt{2} \times 230$ ($-\sqrt{2} \times 230$). A corrente de entrada também apresenta o andamento sinusoidal esperado, com uma certa distorção harmónica (THD). Esta foi medida através das funcionalidades do ambiente utilizado, Matlab Simulink, valendo 4,09 %. Através do valor máximo da corrente, consegue-se obter

o valor eficaz da corrente, que vale $I_{rede_{ef}} \approx 0,99A$ e, por conseguinte, a potência ativa injetada na rede, vale $P_{rede} \approx 226W$. Este valor equivale aos 250W debitados pelo painel fotovoltaico menos as perdas dos conversores CC-CC e CC-CA.



Figura 5.11: Tensão de saída do filtro do Inversor.



Figura 5.12: Corrente de saída do filtro do Inversor.

6

Comparação de Rendimento para diferentes condições de irradiância e temperatura

Conteúdo

6.1	G=1000W/m ² ; T _c =50+273,15K	58
6.2	G=800W/m ² ; T _c =25+273,15K	65
6.3	G=600W/m ² ; T _c =25+273.15K	72
6.4	Conclusões	79

Como referido anteriormente, para concluir o escopo deste trabalho considera-se que o sistema fotovoltaico não opera nas condições de referência, ou seja, varia-se a irradiância incidente e a temperatura da célula. O objetivo deste teste é verificar o efeito dessas variações nas grandezas elétricas da célula, comparar o desempenho dos dois conversores desenvolvidos nos capítulos 3 e 4 nessas condições e analisar se as conclusões tiradas para as condições de referência aqui se mantêm.

Com o objetivo de comparar o desempenho dos dois conversores sob diferentes condições de irradiância incidente e temperatura da célula, na tabela 6.1 mostram-se, uma vez mais, os resultados obtidos nos capítulos 3 e 4, sob as condições de referência:

	Prede	Rendimento, η
Forward Tradicional Controlador não Linear	232 W	93%
Forward Tradicional Controlador Linear	230 W	93%
Forward Modificado Controlador não Linear	237 W	95%
Forward Modificado Controlador Linear	237 W	95%



6.1 G=1000W/m²; T_c=50+273,15K

O primeiro teste desenvolvido em condições que não as de referência, foi realizado variando apenas a temperatura, isto é, manteve-se a irradiância incidente de referência $G = G^r = 1000W/m^2$, e fez-se a temperatura da célula igual a T_c = 50+273,15K.

6.1.1 Controlador não Linear

Como nos capítulos anteriores começou-se a análise pelas grandezas elétricas da entrada do conversor convencional. Uma vez que se aumentou a temperatura da célula, a tensão no ponto de máxima potência, vai diminuir significativamente, apresentando um valor médio de 27,58V (diminuição de 11% em relação às condições de referência). A corrente também vê o seu valor médio reduzido, mas muito menos significativamente, fixando o seu valor em 8,0A (diminuição de 1% em relação às condições de referência). A conversor CC-CC, presente na figura 6.3, também vê o seu valor máximo reduzido para 18,5A, como expectável.



Figura 6.1: Tensão de entrada do conversor direto convencional para o controlador não linear.



Figura 6.2: Corrente de saída do painel fotovoltaico para o controlador não linear.



Figura 6.3: Corrente de entrada do conversor direto convencional para o controlador não linear.

Para concluir a análise das novas condições de simulação, para o conversor CC-CC tradicional, analisam-se as grandezas na saída. A tensão de saída continua com um valor médio de 400V, uma vez que o controlador do inversor tem como tensão de referência 400V. No entanto, a corrente de saída já decresce ligeiramente, tendo o seu valor médio reduzido para 0,51A (redução de 12,1% em relação às condições de referência). Estas grandezas continuam a apresentar o andamento esperado, ou seja, são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 6.4: Tensão de saída do conversor direto convencional para o controlador não linear.



Figura 6.5: Corrente de saída do conversor direto convencional para o controlador não linear.

De seguida procede-se à análise das grandezas elétricas de entrada do conversor CC-CC sugerido neste trabalho. Em relação ao conversor tradicional, a tensão aumentou 0,11% e a corrente diminuiu 0,11%, apresentando agora 27,61V e 7,98A, respetivamente, como valor médio. A corrente de entrada do conversor CC-CC, permanece igual.



Figura 6.6: Tensão de entrada do conversor direto modificado para o controlador não linear.



Figura 6.7: Corrente de saída do painel fotovoltaico para o controlador não linear.



Figura 6.8: Corrente de entrada do conversor direto modificado para o controlador não linear.

Ambas as grandezas elétricas da saída aumentaram ligeiramente, tendo a tensão e a corrente, respetivamente, valor médio de 402,3V (aumento de 0,6%) e 0,52A (aumento de 1,96%). Estas grandezas continuam a apresentar o andamento esperado, ou seja, são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 6.9: Tensão de saída do conversor direto modificado para o controlador não linear.



Figura 6.10: Corrente de saída do conversor direto modificado para o controlador não linear.

6.1.2 Controlador Linear

Procede-se à análise das grandezas elétricas do conversor direto com o controlador linear, para comparar com os resultados obtidos em 3.5.2. A tensão de entrada e a corrente de saída do painel fotovoltaico são ondas contínuas com valor médio, respetivamente, de 27,68V (diminuição de 10,7% em relação às condições de referência) e 7,96A (diminuição de 1,3% em relação às condições de referência). A corrente de entrada do conversor CC-CC apresenta o mesmo andamento, no entanto como esperado vê o seu valor máximo diminuído.



Figura 6.11: Tensão de entrada do conversor direto convencional para o controlador linear.



Figura 6.12: Corrente de saída do painel fotovoltaico para o controlador linear.



Figura 6.13: Corrente de entrada do conversor direto convencional para o controlador linear.

As grandezas elétricas da saída para estas condições, também apresentam um pequeno desvio em relação aos valores obtidos para o controlador não linear. Desta forma, a tensão de saída apresenta um valor médio de 402V (desvio de 0,6%), enquanto que a corrente de saída apresenta 0,51A (desvio de 0,1%). Ambas as ondas têm o andamento esperado, isto é, são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 6.14: Tensão de saída do conversor direto convencional para o controlador linear.



Figura 6.15: Corrente de saída do conversor direto convencional para o controlador linear.

De seguida procede-se à análise das grandezas elétricas do conversor direto sugerido neste trabalho, com o controlador linear, com o objetivo de comparar com os resultados supra expostos. As grandezas elétricas de entrada mantêm-se iguais.



Figura 6.16: Tensão de entrada do conversor direto modificado para o controlador linear.



Figura 6.17: Corrente de saída do painel fotovoltaico para o controlador linear.



Figura 6.18: Corrente de entrada do conversor direto modificado para o controlador linear.

Tal como no controlador não linear, as grandezas elétricas da saída sofrem um aumento, sendo neste menos significativo. A tensão e a corrente de saída para o conversor CC-CC modificado apresentam um valor médio de 402,5V (aumento de 0,12%) e 0,52A (aumento de 3%), respetivamente. Estas ondas continuam a apresentar o andamento esperado, uma vez que são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 6.19: Tensão de saída do conversor direto modificado para o controlador linear.



Figura 6.20: Corrente de saída do conversor direto modificado para o controlador linear.

6.2 G=800W/m²; T_c=25+273,15K

O segundo teste desenvolvido neste capítulo foi realizado variando apenas a irradiância, isto é, fez-se a irradiância incidente igual a G = $800W/m^2$, e manteve-se a temperatura da célula de referência $T_c = T_c^r = 25+273,15K$.

6.2.1 Controlador não Linear

Iniciou-se a análise pelas grandezas elétricas da entrada do conversor convencional. Uma vez que se diminuiu a irradiância incidente, a tensão no ponto de máxima potência, vai sofrer uma diminuição muito pouco significativa, apresentando um valor médio de 30,28V (diminuição de 2,1% em relação às condições de referência). A corrente também vê o seu valor médio reduzido, mas de uma forma bem mais expressiva, ficando com o seu valor reduzido a 6,48A (diminuição de 19,9% em relação às condições de referência). A corrente de entrada do conversor CC-CC, presente na figura 6.23, também vê o seu valor máximo reduzido para 17A, como expectável.



Figura 6.21: Tensão de entrada do conversor direto convencional para o controlador não linear.



Figura 6.22: Corrente de saída do painel fotovoltaico para o controlador não linear.



Figura 6.23: Corrente de entrada do conversor direto convencional para o controlador não linear.

Para concluir a análise do conversor CC-CC tradicional, para estas condições de simulação, analisam-se as grandezas na saída. A tensão de saída continua com um valor médio de 400V, uma vez que o controlador do inversor tem como tensão de referência 400V. No entanto, a corrente de saída decresce abruptamente, tendo como valor médio 0,45A (redução de 22,4% em relação às condições de referência). Estas grandezas continuam a apresentar o andamento esperado, ou seja, são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 6.24: Tensão de saída do conversor direto convencional para o controlador não linear.



Figura 6.25: Corrente de saída do conversor direto convencional para o controlador não linear.

Após o estudo do conversor convencional procede-se à análise das grandezas elétricas de entrada do conversor CC-CC sugerido neste trabalho. Estas, em relação ao conversor tradicional, não sofreram grandes alterações. A tensão aumentou 0,13% e a corrente diminuiu 0,08%, apresentando 30,32V e 6,47A, respetivamente, como valor médio. A corrente de entrada do conversor CC-CC, permanece igual.



Figura 6.26: Tensão de entrada do conversor direto modificado para o controlador não linear.



Figura 6.27: Corrente de saída do painel fotovoltaico para o controlador não linear.



Figura 6.28: Corrente de entrada do conversor direto modificado para o controlador não linear.

Novamente, quer a tensão quer a corrente de saída aumentaram ligeiramente, tendo como valor médio 401,1V (aumento de 0,28%) e 0,47A (aumento de 3,3%), respetivamente. Estas grandezas continuam a apresentar o andamento esperado, ou seja, são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 6.29: Tensão de saída do conversor direto modificado para o controlador não linear.



Figura 6.30: Corrente de saída do conversor direto modificado para o controlador não linear.

6.2.2 Controlador Linear

De seguida analisam-se as grandezas elétricas do conversor direto com o controlador linear. A tensão de entrada e a corrente de saída do painel fotovoltaico são ondas contínuas com valor médio de 30,37V (diminuição de 2% em relação às condições de referência) e 6,46A (diminuição de 20% em relação às condições de referência), respetivamente. A corrente de entrada do conversor CC-CC vê o seu valor máximo diminuído, mas apresenta o mesmo andamento.



Figura 6.31: Tensão de entrada do conversor direto convencional para o controlador linear.



Figura 6.32: Corrente de saída do painel fotovoltaico para o controlador linear.



Figura 6.33: Corrente de entrada do conversor direto convencional para o controlador linear.

Para estas condições, apenas a tensão de saída do conversor direto, usando o controlador linear, difere ligeiramente do valor obtido para o controlador não linear. Assim, a tensão de saída apresenta um valor médio de 400,7V (desvio de 0,18%), enquanto que a corrente de saída apresenta 0,45A. Ambas as ondas têm o andamento esperado, isto é, são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 6.34: Tensão de saída do conversor direto convencional para o controlador linear.



Figura 6.35: Corrente de saída do conversor direto convencional para o controlador linear.

Para concluir, procede-se à análise das grandezas elétricas do conversor direto sugerido neste trabalho com o controlador linear, com o objetivo de comparar com os resultados atrás obtidos. As grandezas elétricas de entrada mantêm-se iguais às do conversor convencional.



Figura 6.36: Tensão de entrada do conversor direto modificado para o controlador linear.



Figura 6.37: Corrente de saída do painel fotovoltaico para o controlador linear.



Figura 6.38: Corrente de entrada do conversor direto modificado para o controlador linear.

Uma vez mais, as grandezas elétricas da saída sofrem um aumento, apesar de pouco significativo. A tensão e a corrente de saída para o conversor CC-CC modificado apresentam um valor médio de 401,1V (aumento de 0,1%) e 0,47A (aumento de 3,3%), respetivamente. Estes valores correspondem exatamente aos obtidos para o conversor CC-CC modificado com controlador não linear.



Figura 6.39: Tensão de saída do conversor direto modificado para o controlador linear.



Figura 6.40: Corrente de saída do conversor direto modificado para o controlador linear.

6.3 G=600W/m²; T_c=25+273.15K

Para concluir as simulações em condições que não as de referência, variou-se, uma vez mais, apenas a irradiância incidente, fazendo esta igual a G = $600W/m^2$ e a temperatura da célula de referência $T_c = T_c^r = 25+273,15K$.

6.3.1 Controlador não Linear

Começou-se a análise pelas grandezas elétricas da entrada do conversor convencional. Como resultado da diminuição da irradiância incidente, a tensão e a corrente no ponto de máxima potência vão decrescer. A tensão sofre apenas uma ligeira redução, apresentando um valor médio de 29,6V (diminuição de 4,3% em relação às condições de referência), enquanto que a corrente diminui abruptamente, vendo o seu valor médio ser reduzido a 4,84A (diminuição de 40,1% em relação às condições de referência). A figura 6.43 mostra a corrente de entrada do conversor CC-CC, que tem como valor máximo 13A.



Figura 6.41: Tensão de entrada do conversor direto convencional para o controlador não linear.



Figura 6.42: Corrente de saída do painel fotovoltaico para o controlador não linear.



Figura 6.43: Corrente de entrada do conversor direto convencional para o controlador não linear.

Em relação às grandezas de saída, a tensão de saída continua com um valor médio de 400V, devido ao controlador do inversor, e a corrente decresce bastante, tendo o seu valor médio reduzido para 0,33A (redução de 44% em relação às condições de referência). Estas grandezas continuam a apresentar o andamento esperado, ou seja, são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 6.44: Tensão de saída do conversor direto convencional para o controlador não linear.



Figura 6.45: Corrente de saída do conversor direto convencional para o controlador não linear.

Inicia-se agora o estudo do conversor CC-CC sugerido neste trabalho, para estas condições para comparar o seu desempenho com o conversor convencional. Em relação às grandezas elétricas da entrada não se apresentam alterações significativas.



Figura 6.46: Tensão de entrada do conversor direto modificado para o controlador não linear.



Figura 6.47: Corrente de saída do painel fotovoltaico para o controlador não linear.



Figura 6.48: Corrente de entrada do conversor direto modificado para o controlador não linear.

Em relação às grandezas elétricas da saída, apenas a corrente de saída do painel fotovoltaico sofre alterações, aumentando o seu valor médio para 0,34A (aumento de 4,6% em relação ao conversor convencional). Estas grandezas continuam a apresentar o andamento esperado, ou seja, são ondas contínuas com um tremor máximo inferior a 1% e 20%, respetivamente, como dimensionado.



Figura 6.49: Tensão de saída do conversor direto modificado para o controlador não linear.



Figura 6.50: Corrente de saída do conversor direto modificado para o controlador não linear.

6.3.2 Controlador Linear

Falta analisar o desempenho dos dois conversores para o controlador linear. Começa-se pelo conversor convencional e pelas suas grandezas elétricas na entrada. A tensão de entrada e a corrente de saída do painel fotovoltaico são ondas contínuas com valor médio de 29,67V (diminuição de 4,3% em relação às condições de referência) e 4,84A (diminuição de 40,1% em relação às condições de referência), respetivamente. A corrente de entrada do conversor CC-CC vê o seu valor máximo diminuído, mas apresenta o mesmo andamento.



Figura 6.51: Tensão de entrada do conversor direto convencional para o controlador linear.



Figura 6.52: Corrente de saída do painel fotovoltaico para o controlador linear.



Figura 6.53: Corrente de entrada do conversor direto convencional para o controlador linear.

As grandezas elétricas da saída para estas condições, são praticamente iguais às grandezas correspondentes do conversor que utiliza o controlador não linear, isto é, a tensão e a corrente de saída apresentam um valor médio de 400V e 0,33A.



Figura 6.54: Tensão de saída do conversor direto convencional para o controlador linear.



Figura 6.55: Corrente de saída do conversor direto convencional para o controlador linear.

Analisam-se as grandezas elétricas do conversor CC-CC sugerido neste trabalho, com o controlador linear, com o objetivo de comparar com os resultados anteriormente apresentados. Quer as grandezas elétricas de entrada, quer as grandezas elétricas de saída mantêm-se iguais em relação aos resultados obtidos com o controlador não linear. Desta forma, a tensão e a corrente, no ponto de máxima potência, apresentam um valor médio de 29,67V e 4,84A, respetivamente, enquanto que a tensão e a corrente de saída têm um valor médio de 400V e 0,34A, respetivamente.



Figura 6.56: Tensão de entrada do conversor direto modificado para o controlador linear.



Figura 6.57: Corrente de saída do painel fotovoltaico para o controlador linear.



Figura 6.58: Corrente de entrada do conversor direto modificado para o controlador linear.



Figura 6.59: Tensão de saída do conversor direto modificado para o controlador linear.



Figura 6.60: Corrente de saída do conversor direto modificado para o controlador linear.

6.4 Conclusões

De seguida, apresentam-se para as diferentes condições aqui consideradas, tabelas com a potência injetada na rede e o rendimento dos dois conversores desenvolvidos:

	Prede	Rendimento, η
Forward Tradicional, Controlador não Linear	204 W	93%
Forward Tradicional, Controlador Linear	203 W	93%
Forward Modificado, Controlador não Linear	209 W	95%
Forward Modificado, Controlador Linear	209 W	95%

Tabela 6.2: Comparação no ponto de máxima potência, sob $G = G^r = 1000 W/m^2 e T_c = 50+273,15K$, da potência injetada na rede e do rendimento para os dois conversores desenvolvidos

	Prede	Rendimento, η
Forward Tradicional, Controlador não Linear	180 W	93%
Forward Tradicional, Controlador Linear	180 W	93%
Forward Modificado, Controlador não Linear	187 W	95%
Forward Modificado, Controlador Linear	187 W	95%

Tabela 6.3: Comparação no ponto de máxima potência, sob G = $800W/m^2$ e $T_c = T_c^r = 25+273,15K$, da potência injetada na rede e do rendimento para os dois conversores desenvolvidos

	Prede	Rendimento, η
Forward Tradicional, Controlador não Linear	130 W	91%
Forward Tradicional, Controlador Linear	130 W	91%
Forward Modificado, Controlador não Linear	136 W	95%
Forward Modificado, Controlador Linear	136 W	95%

Tabela 6.4: Comparação no ponto de máxima potência, sob G = 600W/m² e $T_c = T_c^r = 25+273,15$ K, da potência injetada na rede e do rendimento para os dois conversores desenvolvidos

Como se observa, para todos os testes efetuados neste trabalho, o conversor CC-CC desenvolvido nesta dissertação apresenta um ganho energético relativamente significativo em relação ao conversor direto tradicional, sendo este ganho maior para condições com menor irradiância incidente. Desta forma, este trabalho cumpre os objetivos inicialmente delineados.

Conclusões

Conteúdo

7.1	Conclusões	82
7.2	Trabalhos Futuros	82

7.1 Conclusões

Este trabalho focou-se na energia solar fotovoltaica tendo-se estudado dois conversores CC-CC: o direto convencional e o direto apresentado neste trabalho que contém algumas modificações com o objetivo de melhorar o seu desempenho. Para garantir que o painel fotovoltaico opera no ponto de máxima potência, foram desenvolvidos dois controladores: um controlador linear de corrente com controlo linear de tensão e um controlador não linear de corrente com controlo linear de tensão. Por fim, concluiu-se que o conversor direto mostrado nesta dissertação tem um melhor rendimento que o tradicional, pelo que se concluiu que o modelo utilizado era adequado para o objetivo definido.

Para injetar a potência na rede, dimensionou-se um inversor. Para cumprir os requisitos deste conversor CC-CA, foi necessário desenvolver um controlador não linear para a corrente de saída com controlo linear para a tensão de entrada. A corrente injetada na rede tem uma distorção harmónica total de 4,09 %, o que para aplicações de 250W se considera adequado.

Para as condições de referência, o conversor CC-CC sugerido neste trabalho apresenta um aumento de rendimento de 2% em relação ao conversor direto convencional. Para determinar se o novo conversor continua a ser vantajoso em relação ao tradicional, para diferentes condições de irradiância incidente e temperatura da célula, as duas topologias voltam a ser testadas em condições que não as de referência. O conversor direto desenvolvido ao longo deste trabalho tem sempre um rendimento superior, apresentando para $G^r = 1000W/m^2$, $T_c = 50 + 273, 15K$ e $G = 800W/m^2$, $T_c^r = 25+273, 15K$ um aumento de 2% e para $G = 600W/m^2$, $T_c^r = 25+273, 15K$ um aumento de 4%.

Quanto aos dois controladores desenvolvidos para o conversor CC-CC, conclui-se que têm um desempenho muito semelhante. O controlador não linear apresenta um erro superior na tensão de entrada, enquanto que o controlador linear apresenta um erro superior na corrente de entrada. Para condições de referência, estes valores são, respetivamente, 0,26% e 0,15%.

Por fim, conclui-se que o conversor CC-CC direto apresentado neste trabalho é vantajoso em relação ao conversor CC-CC direto tradicional, podendo mesmo substituí-lo em aplicações fotovoltaicas, onde se pretende extrair um maior rendimento.

7.2 Trabalhos Futuros

Como trabalho futuro, sugere-se uma possível melhoria do rendimento do conversor apresentado neste projeto. Recomenda-se o uso de uma ponte completa no lado secundário do transformador, com o objetivo de reduzir a tensão no secundário e as perdas.

Propõe-se ainda a implementação e realização deste conversor em ambiente experimental com o objetivo de validar as conclusões tiradas neste trabalho em ambiente Matlab Simulink.

Bibliografia

- [1] M King Hubbere. Energy from fossil fuels. 1949.
- [2] EDP. Origens da electricidade. http://www.edpsu.pt/pt/origemdaenergia/Pages/OrigensdaEnergia.aspx.
- [3] Eurostat. Energy production and imports. http://ec.europa.eu/eurostat/statisticsexplained/index.php/Energy-production-and-imports.
- [4] APREN. Energias renováveis. http://www.apren.pt/pt/energias-renovaveis/o-que-sao/.
- [5] Rui Castro. Uma Introdução às Energias Renováveis: Eólica, Fotovoltaica e Mini-Hídrica. IST Press, 2011.
- [6] Sukumar Basu. Crystalline Silicon: Properties and Uses. InTech, 2011.
- [7] Anders Lind. Forward converter design note. Infineon Technologies Austria AG, 2013.
- [8] José Fernando Alves da Silva. Isolated dc-dc converters, sistemas de alimentação autónomos textos de apoio. Instituto Superior Técnico., 2009.
- [9] Daniel W Hart. Power Electronics. McGraw-Hill, 2010.
- [10] José Fernando Alves da Silva. *Electrónica Industrial: Semicondutores e Conversores de Potência*. Fundação Calouste Gulbenkian, 2013.
- [11] José Pedro Sucena Paiva. Redes de Energia Eléctrica: Uma Análise Sistemática. IST Press, 2005.
- [12] Aranzazu D Martin, JM Cano, J Fernando A Silva, and Jesús R Vázquez. Backstepping control of smart grid-connected distributed photovoltaic power supplies for telecom equipment. *IEEE Transactions on Energy Conversion*, 30(4):1496–1504, 2015.
- [13] J Fernando Silva. Sliding mode control of voltage sourced boost-type reversible rectifiers. In Industrial Electronics, 1997. ISIE'97., Proceedings of the IEEE International Symposium on, volume 2, pages 329–334. IEEE, 1997.
- [14] M Chaves, E Margato, JF Silva, SF Pinto, and J Santana. Fast optimum-predictive control and capacitor voltage balancing strategy for bipolar back-to-back npc converters in high-voltage direct current transmission systems. *IET generation, transmission & distribution*, 5(3):368–375, 2011.

- [15] J Monteiro, J Fernando Silva, Sónia Ferreira Pinto, and J Palma. Linear and sliding-mode control design for matrix converter-based unified power flow controllers. *IEEE Transactions on Power Electronics*, 29(7):3357–3367, 2014.
- [16] João José Esteves Santana Francis Labrique. *Electrónica de Potência*. Fundação Calouste Gulbenkian, 1991.
- [17] Pedro Miguel Cabral Martins Carlos. Conversor eletrónico distribuído para painéis fotovoltaicos granulares. Master's thesis, Instituto Superior Técnico, 2014.
- [18] Filipa Isabel Félix Bernardes. Compensação de sobretensões originadas por sistemas de microgeração em redes de baixa tensão. Master's thesis, Instituto Superior Técnico, 2014.

Painel Fotovoltaico

 Series
 255Wp
 PV-MLU255HC

 250Wp
 PV-MLU250HC

Photovoltaic Modules

Mitsubishi Electric is a global leader in providing superior-quality photovoltaic modules to businesses and residences around the world. With nearly 40 years experience in the photovoltaic industry, we manufacture products designed and built for optimal efficiency and reliability. With Mitsubishi Electric, you are getting the best.

High Power Output

Our modules are designed for high efficiency and high power output to utilize limited space while giving you a greater return on investment.

- Unique 4 bus bar, half-cut, monocrystalline cells increase efficiency
- Proprietary cell surface texturing process increases light absorption
- Anti-reflective glass traps more light, increasing module output
- Straight electrical tabs ensure integrity of electrical connections and increase current flow
- Cells matched for electrical uniformity produce high power output and reliability

High Reliability

Superior craftsmanship, engineering excellence, and attention to the finest detail ensure longevity and optimal performance.

- Industry-first, 4-layer protective junction box reduces risk of failure from water or dust intrusion, enhancing reliability and safety
- Sturdy frame allows mounting in portrait or landscape orientations
- Exceptional engineering allows module installation next to saltwater
- Double layer of corrosion-resistant coating protects frame
- High static load rating of 5400Pa to endure high wind and snow loads
- Heat resistant diodes allow modules to operate under a wide variety of temperature conditions
- 25-year power output warranty

Mitsubishi Electric Quality

For more than three decades we have been perfecting our PV modules to bring you the highest quality products possible.

- Automated cell and module production lines ensure consistently high quality in every module
- Each cell and module flash tested to ensure rated level of output
- Aesthetically pleasing black frame and cells
- Lead-free solder protects health and the environment

Technical Specifications



Mitsubishi Electric Photovoltaic Module

Specification Sheet

Manufacturer	MITSUBISHI ELECTRIC				
Model name	PV-MLU255HC	PV-MLU250HC			
Cell type	Monocrystalline Silic	on, 78mm x 156mm			
Number of cells	120	cells			
Maximum power rating (Pmax)	255Wp	250Wp			
Warranted minimum Pmax	247.4Wp	242.5Wp			
PV USA test condition rating (PTC)	230.5Wp	225.8Wp			
Open circuit voltage (Voc)	37.8V	37.6V			
Short circuit current (Isc)	8.89A	8.79A			
Maximum power voltage (Vmp)	31.2V	31.0V			
Maximum power current (Imp)	8.18A	8.08A			
Module efficiency	15.4%	15.1%			
Aperture efficiency	16.7%	16.4%			
Tolerance of maximum power rating	+3/	-3%			
Static load test passed	5,40	00 Pa			
Number of bus bars per cell	4 Bu	s bars			
Normal operating cell temperature (NOCT)	45.	7°C			
Maximum system voltage	DC (500V			
Fuse rating	1	5A			
Dimensions	64.0 x 40.1 x 1.81 inch	(1625 x 1019 x 46 mm)			
Weight	44 lbs	(20kg)			
Number of modules per pallet	2	0			
Number of modules per container (40 ft. container)	56	50			
Output terminal	(+) 800mm (-) 1250mm with MC connector				
	(PV-KTB4/6 II-UR, PV-KST4/6 II-UR)				
Certifications	IEC 61215 2nd Edition, UL1703				
Fire rating	Class C				

Drawings and Dimensions Unit: inch (mm)



Electrical Characteristics

8

Current





Unit:mm [inch]

Electrical Performance 140 1000 W/m² 900 W/m² <u></u> 120 800 W/m 200 Xe 100 700 W/m 80 160 3 Voc 60 SC. 40 80 Norn 20 Voltage (V) Current-Voltage Power-Voltage







Mitsubishi Electric & Electronics USA, Inc. 5665 Plaza Drive, Cypress, CA 90630-0007 Telephone: 714-220-2500 Email: pv@meus.mea.com

www.mitsubishielectricsolar.com

B

MOSFET do conversor CC-CC

NTMFS6B14N

Power MOSFET 100 V, 15 mΩ, 50 A, Single N–Channel

Features

- Small Footprint (5x6 mm) for Compact Design
- Low R_{DS(on)} to Minimize Conduction Losses
- Low Q_G and Capacitance to Minimize Driver Losses
- These Devices are Pb–Free, Halogen Free/BFR Free and are RoHS Compliant

MAXIMUM RATINGS (T_J = 25°C unless otherwise noted)

Parameter			Symbol	Value	Unit
Drain-to-Source Voltage			V _{DSS}	100	V
Gate-to-Source Voltage	Э		V _{GS}	±20	V
Continuous Drain		$T_{C} = 25^{\circ}C$	I _D	50	А
(Notes 1, 2, 3)	Steady	T _C = 100°C		32	
Power Dissipation	State	T _C = 25°C	PD	77	W
$R_{\theta JC}$ (Notes 1, 2)		$T_C = 100^{\circ}C$		32	
Continuous Drain		T _A = 25°C	۱ _D	10	А
(Notes 1, 2, 3)	Steady State	T _A = 100°C		6.4	1
Power Dissipation		T _A = 25°C	PD	3.1	W
$R_{\theta JA}$ (Notes 1 & 2)		T _A = 100°C		1.3	1
Pulsed Drain Current	T _A = 25	°C, t _p = 10 μs	I _{DM}	180	А
Operating Junction and	Storage T	emperature	T _J , T _{stg}	-55 to + 150	°C
Source Current (Body Diode)			۱ _S	60	Α
Single Pulse Drain–to–Source Avalanche Energy $(I_{L(pk)} = 24 \text{ A})$			E _{AS}	29	mJ
Lead Temperature for S (1/8" from case for 10 s	oldering F)	urposes	TL	260	°C

Stresses exceeding those listed in the Maximum Ratings table may damage the device. If any of these limits are exceeded, device functionality should not be assumed, damage may occur and reliability may be affected.

THERMAL RESISTANCE MAXIMUM RATINGS

Parameter	Symbol	Value	Unit
Junction-to-Case - Steady State	$R_{\theta JC}$	1.6	°C/W
Junction_to_Ambient - Steady State (Note 2)	Rou	40	

1. The entire application environment impacts the thermal resistance values shown, they are not constants and are only valid for the particular conditions noted.

Surface-mounted on FR4 board using a 650 mm², 2 oz. Cu pad.
 Maximum current for pulses as long as 1 second is higher but is der

3. Maximum current for pulses as long as 1 second is higher but is dependent on pulse duration and duty cycle.



ON Semiconductor®

www.onsemi.com

V _{(BR)DSS}	R _{DS(ON)} MAX	I _D MAX
100 V	15 mΩ @ 10 V	50 A





ORDERING INFORMATION

See detailed ordering, marking and shipping information on page 5 of this data sheet.

NTMFS6B14N

ELECTRICAL CHARACTERISTICS (T_J = 25° C unless otherwise specified)

Parameter	Symbol	Test Condition		Min	Тур	Max	Unit	
OFF CHARACTERISTICS								
Drain-to-Source Breakdown Voltage	V _{(BR)DSS}	$V_{GS} = 0 V, I_D =$	250 μΑ	100			V	
Drain-to-Source Breakdown Voltage Temperature Coefficient	V _{(BR)DSS} / T _J				80		mV/°C	
Zero Gate Voltage Drain Current	I _{DSS}	$V_{GS} = 0 V,$	T _J = 25 °C			10	•	
		V _{DS} = 80 V	T _J = 125°C			100	μΑ	
Gate-to-Source Leakage Current	I _{GSS}	$V_{DS} = 0 V, V_{GS}$	= 20 V			100	nA	
ON CHARACTERISTICS (Note 4)								
Gate Threshold Voltage	V _{GS(TH)}	$V_{GS} = V_{DS}, I_{D} =$	= 250 μA	2.0		4.0	V	
Threshold Temperature Coefficient	V _{GS(TH)} /T _J				-8.5		mV/∘C	
Drain-to-Source On Resistance	R _{DS(on)}	V _{GS} = 10 V	I _D = 20 A		12.2	15	mΩ	
		$V_{GS} = 6 V$	I _D = 10 A		18.5	23	mΩ	
CHARGES, CAPACITANCES & GATE RESIS	CHARGES, CAPACITANCES & GATE RESISTANCE							
Input Capacitance	C _{ISS}				1300			
Output Capacitance	C _{OSS}	V _{GS} = 0 V, f = 1 MHz	z, V _{DS} = 50 V		260		pF	
Reverse Transfer Capacitance	C _{RSS}				18			
Total Gate Charge	Q _{G(TOT)}				20		nC	
Threshold Gate Charge	Q _{G(TH)}				2.2			
Gate-to-Source Charge	Q _{GS}	$V_{GS} = 10 \text{ V}, \text{ V}_{DS} = 50 \text{ V}$	0 V; I _D = 20 A		6.4			
Gate-to-Drain Charge	Q _{GD}				6.5			
Plateau Voltage	V _{GP}				5.4		V	
Gate Resistance	R _G	T _J = 25 °	С		1.0		Ω	
SWITCHING CHARACTERISTICS (Note 5)								
Turn-On Delay Time	t _{d(ON)}				9.6			
Rise Time	t _r	V _{GS} = 10 V, V _{DS}	s = 50 V,		39			
Turn-Off Delay Time	t _{d(OFF)}	$I_{\rm D} = 20 \text{ A}, \text{ R}_{\rm G} =$	= 1.0 Ω		17		ns	
Fall Time	t _f				6.8			
DRAIN-SOURCE DIODE CHARACTERISTIC	s							
Forward Diode Voltage	V _{SD}	$V_{GS} = 0 V, I_{S} = 20 A T_{J} = 25^{\circ}C T_{J} = 125^{\circ}C$			0.83	1.2	Ň	
					0.8		V	
Reverse Recovery Time	t _{RR}	$V_{CS} = 0 V_c dl_s/dt = 100 A/us.$			45			
Charge Time	t _a				23		ns	
Discharge Time	t _b	I _S = 20 A			22		1	
Reverse Recovery Charge	Q _{RR}				50		nC	

Product parametric performance is indicated in the Electrical Characteristics for the listed test conditions, unless otherwise noted. Product performance may not be indicated by the Electrical Characteristics if operated under different conditions.
Pulse Test: pulse width ≤ 300 µs, duty cycle ≤ 2%.
Switching characteristics are independent of operating junction temperatures.

NTMFS6B14N

TYPICAL CHARACTERISTICS





Díodo do lado do primário do conversor CC-CC

MUR1510G, MUR1515G, MUR1520G, MUR1540G, MUR1560G, MURF1560G, SUR81520G, SUR81560G

Switch-mode Power Rectifiers

These state-of-the-art devices are a series designed for use in switching power supplies, inverters and as free wheeling diodes.

Features

- Ultrafast 35 and 60 Nanosecond Recovery Time
- 175°C Operating Junction Temperature
- High Voltage Capability to 600 V
- ESD Ratings:
 - Machine Model = C
 - Human Body Model = 3B
- Low Forward Drop
- Low Leakage Specified @ 150°C Case Temperature
- Current Derating Specified @ Both Case and Ambient Temperatures
- SUR8 Prefix for Automotive and Other Applications Requiring Unique Site and Control Change Requirements; AEC–Q101 Qualified and PPAP Capable
- All Packages are Pb-Free*

Mechanical Characteristics:

- Case: Epoxy, Molded
- Weight: 1.9 Grams (Approximately)
- Finish: All External Surfaces Corrosion Resistant and Terminal Leads are Readily Solderable
- Lead Temperature for Soldering Purposes: 260°C Max. for 10 Seconds



ON Semiconductor®

http://onsemi.com

ULTRAFAST RECTIFIERS 15 AMPERES, 100–600 VOLTS



MARKING DIAGRAMS



*For additional information on our Pb–Free strategy and soldering details, please download the ON Semiconductor Soldering and Mounting Techniques Reference Manual, SOLDERRM/D.

ORDERING INFORMATION

See detailed ordering and shipping information in the package dimensions section on page 7 of this data sheet.

Publication Order Number: MUR1520/D

MUR1510G, MUR1515G, MUR1520G, MUR1540G, MUR1560G, MURF1560G, SUR81520G, SUR81560G

MAXIMUM RATINGS

		MUR/SUR8					
Rating	Symbol	1510	1515	1520	1540	1560	Unit
eak Repetitive Reverse Voltage V _{RRM} 100 150 200 4 orking Peak Reverse Voltage V _{RWM} V _{RWM} V _R		400	600	V			
Average Rectified Forward Current (Rated V _R)	I _{F(AV)}	15 @ T _C = 150°C		С	15 @ T _C = 145°C	А	
Peak Rectified Forward Current (Rated V _R , Square Wave, 20 kHz)	I _{FRM}	30 @ T _C = 150°C			С	30 @ T _C = 145°C	А
Nonrepetitive Peak Surge Current (Surge applied at rated load conditions halfwave, single phase, 60 Hz)	I _{FSM}	200		200 150		150	A
Operating Junction Temperature and Storage Temperature Range	T _J , T _{stg}			-65	to +175	5	°C

Stresses exceeding those listed in the Maximum Ratings table may damage the device. If any of these limits are exceeded, device functionality should not be assumed, damage may occur and reliability may be affected.

THERMAL CHARACTERISTICS

Characteristic	Symbol	Value	Unit
MUR1510 Series: Thermal Resistance Junction-to-Case Junction-to-Ambient	$R_{ heta JC} \ R_{ heta JA}$	1.5 73	°C/W
MURF1560: Thermal Resistance Junction-to-Case Junction-to-Ambient	R _{θJC} R _{θJA}	4.25 75	°C/W

ELECTRICAL CHARACTERISTICS

Characteristic	Symbol	1510	1515	1520	1540	1560	Unit
Maximum Instantaneous Forward Voltage (Note 1) (i _F = 15 A, T _C = 150°C) (i _F = 15 A, T _C = 25°C)	VF		0.85 1.05		1.12 1.25	1.20 1.50	V
Maximum Instantaneous Reverse Current (Note 1) (Rated DC Voltage, T _C = 150°C) (Rated DC Voltage, T _C = 25°C)	i _R		500 10		500 10	1000 10	μΑ
Maximum Reverse Recovery Time (I _F = 1.0 A, di/dt = 50 A/μs)	t _{rr}		35			60	ns

Product parametric performance is indicated in the Electrical Characteristics for the listed test conditions, unless otherwise noted. Product performance may not be indicated by the Electrical Characteristics if operated under different conditions. 1. Pulse Test: Pulse Width = $300 \ \mu$ s, Duty Cycle $\leq 2.0\%$.



MUR1510G, MUR1515G, MUR1520G, MUR1540G, MUR1560G, MURF1560G, SUR81520G, SUR81560G MUR1510G, MUR1515G, MUR1520G, SUR81520G

Díodo do lado do secundário do conversor CC-CC

BY268, BY269

Vishay Semiconductors

Fast Avalanche Sinterglass Diode



www.vishay.com

FEATURES

- Glass passivated junction
- Hermetically sealed package
- Material categorization: For definitions of compliance please see <u>www.vishay.com/doc?99912</u>

APPLICATIONS

• High voltage fast rectification diode



RoHS COMPLIANT HALOGEN FREE

MECHANICAL DATA

SHAY

Case: SOD-57 Terminals: plated axial leads, solderable per MIL-STD-750, method 2026 Polarity: color band denotes cathode end Mounting position: any

Weight: approx. 369 mg

ORDERING INFORMATION (Example)						
DEVICE NAME	ORDERING CODE	TAPED UNITS	MINIMUM ORDER QUANTITY			
BY269	BY269TR	5000 per 10" tape and reel	25 000			
BY269	BY269TAP	5000 per ammopack	25 000			

PARTS TABLE		
PART	TYPE DIFFERENTIATION	PACKAGE
BY268	$V_{R} = 1400 \text{ V}; \text{ I}_{F(AV)} = 0.8 \text{ A}$	SOD-57
BY269	V _R = 1600 V; I _{F(AV)} = 0.8 A	SOD-57

ABSOLUTE MAXIMUM RATINGS ($T_{amb} = 25 \degree C$, unless otherwise specified)							
PARAMETER	TEST CONDITION	PART	SYMBOL	VALUE	UNIT		
Peak reverse voltage, non repetitive		BY268	V _{RSM}	1600	V		
		BY269	V _{RSM}	1800	V		
Deverse veltage	See cleatrical characteristics	BY268	V _R	1400	V		
neverse voltage	See electrical characteristics	BY269	V _R	1600	V		
Peak forward surge current	$t_p = 10$ ms, half sine wave		I _{FSM}	20	А		
Average forward current			I _{F(AV)}	0.8	А		
Non repetitive reverse avalanche energy	$I_{(BR)R} = 0.4 \text{ A}$		E _R	10	mJ		
Junction and storage temperature range			$T_j = T_{stg}$	- 55 to + 175	°C		

MAXIMUM THERMAL RESISTANCE ($T_{amb} = 25 \text{ °C}$, unless otherwise specified)						
PARAMETER	TEST CONDITION	SYMBOL	VALUE	UNIT		
Junction ambient	Lead length I = 10 mm, T_L = constant	R _{thJA}	45	K/W		
	On PC board with spacing 25 mm	R _{thJA}	100	K/W		

Rev. 1.8, 12-Sep-12

Document Number: 86005

For technical questions within your region: DiodesAmericas@vishay.com, DiodesAsia@vishay.com, DiodesEurope@vishay.com THIS DOCUMENT IS SUBJECT TO CHANGE WITHOUT NOTICE. THE PRODUCTS DESCRIBED HEREIN AND THIS DOCUMENT ARE SUBJECT TO SPECIFIC DISCLAIMERS, SET FORTH AT www.vishay.com/doc?91000

BY268, BY269



Vishay Semiconductors

ELECTRICAL CHARACTERISTICS (T _{amb} = 25 °C, unless otherwise specified)								
PARAMETER	TEST CONDITION PART SYMBOL MIN.		TYP.	MAX.	UNIT			
Forward voltage	I _F = 0.4 A		V _F	-	-	1.25	V	
Reverse current	V _R = 1400 V	BY268	I _R	-	1	2	μA	
	V _R = 1600 V	BY269	I _R	-	1	2	μA	
	V _R = 1400 V, T _j = 100 °C	BY268	I _R	-	-	15	μA	
	V _R = 1600 V, T _j = 100 °C	BY269	I _R	-	-	15	μA	
Reverse recovery time	$I_F = 0.5 \text{ A}, I_R = 1 \text{ A}, i_R = 0.25 \text{ A}$		t _{rr}	-	-	400	ns	

TYPICAL CHARACTERISTICS (T_{amb} = 25 °C, unless otherwise specified)





Fig. 2 - Max. Forward Current vs. Forward Voltage



Fig. 3 - Max. Average Forward Current vs. Ambient Temperature



Fig. 4 - Max. Reverse Current vs. Junction Temperature

For technical questions within your region: DiodesAmericas@vishay.com, DiodesAsia@vishay.com, DiodesEurope@vishay.com THIS DOCUMENT IS SUBJECT TO CHANGE WITHOUT NOTICE. THE PRODUCTS DESCRIBED HEREIN AND THIS DOCUMENT ARE SUBJECT TO SPECIFIC DISCLAIMERS, SET FORTH AT www.vishay.com/doc?91000

Conversor Direto Construído em Matlab Simulink



Conversor Direto Modificado Construído em Matlab Simulink





MOSFETs do conversor CC-CA



IRFRC20, IRFUC20, SiHFRC20, SiHFUC20

Vishay Siliconix

Power MOSFET

PRODUCT SUMMARY					
V _{DS} (V)	600				
R _{DS(on)} (Ω)	V _{GS} = 10 V 4.4				
Q _g (Max.) (nC)	18				
Q _{gs} (nC)	3.0				
Q _{gd} (nC)	8.9				
Configuration	Single				





N-Channel MOSFET

FEATURES

- Dynamic dV/dt Rating
- Repetitive Avalanche Rated
- Surface Mount (IRFRC20, SiHFRC20)
- Straight Lead (IRFUC20, SiHFUC20)
- Available in Tape and Reel
- Fast Switching
- · Ease of Paralleling
- Material categorization: For definitions of compliance please see www.vishay.com/doc?99912

DESCRIPTION

Third generation power MOSFETs from Vishay provide the designer with the best combination of fast switching, ruggedized device design, low on-resistance and cost-effectiveness.

The DPAK is designed for surface mounting using vapor phase, infrared, or wave soldering techniques. The straight lead version (IRFUC, SiHFUC series) is for through-hole mounting applications. Power dissipation levels up to 1.5 W are possible in typical surface mount applications.

ORDERING INFORMATION								
Package	DPAK (TO-252)	DPAK (TO-252)	DPAK (TO-252)	DPAK (TO-252)	IPAK (TO-251)			
Lead (Pb)-free and Halogen-free	SiHFRC20-GE3	SiHFRC20TRL-GE3	SiHFRC20TR-GE3	SiHFRC20TRR-GE3	SiHFUC20-GE3			
Lead (Pb)-free	IRFRC20PbF	IRFRC20TRLPbF ^a	IRFRC20TRPbF ^a	IRFRC20TRRPbF ^a	IRFUC20PbF			
	SiHFRC20-E3	SiHFRC20TL-E3 ^a	SiHFRC20T-E3a	SiHFRC20TR-E3a	SiHFUC20-E3			

Note

a. See device orientation.

ABSOLUTE MAXIMUM RATINGS (T _C = 25 °C, unless otherwise noted)							
PARAMETER			SYMBOL	LIMIT	UNIT		
Drain-Source Voltage			V _{DS}	600	V		
Gate-Source Voltage			V _{GS}	± 20			
Continuous Drain Current	V at 10 V	T _C = 25 °C	- I _D	2.0	А		
Continuous Drain Current	V _{GS} at 10 V	T _C = 100 °C		1.3			
Pulsed Drain Current ^a			I _{DM}	8.0			
Linear Derating Factor				0.33	W/ºC		
Linear Derating Factor (PCB Mount) ^e				0.020	vv/ C		
Single Pulse Avalanche Energy ^b			E _{AS}	74	mJ		
Repetitive Avalanche Current ^a			I _{AR}	2.0	A		
Repetitive Avalanche Energy ^a			E _{AR}	4.2	mJ		
Maximum Power Dissipation	T _C = 25 °C		Р	42	10/		
Maximum Power Dissipation (PCB Mount) ^e	T _A = 25 °C		۲D	2.5	~~~		
Peak Diode Recovery dV/dt ^c			dV/dt	3.0	V/ns		
Operating Junction and Storage Temperature Range			T _J , T _{stg}	- 55 to + 150	°C		
Soldering Recommendations (Peak Temperature) ^d for 10 s				260	°C		

Notes

Repetitive rating; pulse width limited by maximum junction temperature (see fig. 11). a.

 V_{DD} = 50 V, starting T_J = 25 °C, L = 37 mH, R_g = 25 Ω, I_{AS} = 2.0 A (see fig. 12). I_{SD} ≤ 2.0 A, dl/dt ≤ 40 A/µs, V_{DD} ≤ V_{DS}, T_J ≤ 150 °C. 1.6 mm from case. b.

c. d.

When mounted on 1" square PCB (FR-4 or G-10 material). e.

S13-0166-Rev. E, 04-Feb-13

Document Number: 91285

For technical questions, contact: <u>hvm@vishay.com</u> THIS DOCUMENT IS SUBJECT TO CHANGE WITHOUT NOTICE. THE PRODUCTS DESCRIBED HEREIN AND THIS DOCUMENT ARE SUBJECT TO SPECIFIC DISCLAIMERS, SET FORTH AT www.vishay.com/doc?91000





IRFRC20, IRFUC20, SiHFRC20, SiHFUC20

Vishay Siliconix

THERMAL RESISTANCE RATINGS							
PARAMETER	SYMBOL	MIN.	TYP.	MAX.	UNIT		
Maximum Junction-to-Ambient	R _{thJA}	-	-	110			
Maximum Junction-to-Ambient (PCB Mount) ^a	R _{thJA}	-	-	50	°C/W		
Maximum Junction-to-Case (Drain)	R _{thJC}	-	-	3.0			

Note

a. When mounted on 1" square PCB (FR-4 or G-10 material).

SPECIFICATIONS (T _J = 25 °C , unless otherwise noted)								
PARAMETER	SYMBOL	TEST CONDITIONS		MIN.	TYP.	MAX.	UNIT	
Static		•						
Drain-Source Breakdown Voltage	V _{DS}	$V_{GS} = 0 V, I_D = 250 \mu A$		600	-	-	V	
V _{DS} Temperature Coefficient	$\Delta V_{DS}/T_{J}$	Reference	e to 25 °C, I _D = 1 mA	-	0.88	-	V/°C	
Gate-Source Threshold Voltage	V _{GS(th)}	V _{DS} =	= V _{GS} , I _D = 250 μΑ	2.0	-	4.0	V	
Gate-Source Leakage	I _{GSS}		$V_{GS} = \pm 20 V$	-	-	± 100	nA	
Zara Cata Valtaga Drain Current	I	V _{DS} =	= 600 V, V _{GS} = 0 V	-	-	100	μA	
Zero Gate voltage Drain Current	IDSS	V _{DS} = 480 \	∕, V _{GS} = 0 V, T _J = 125 °C	-	-	500		
Drain-Source On-State Resistance	R _{DS(on)}	$V_{GS} = 10 V$	I _D = 1.2 A ^b	-	-	4.4	Ω	
Forward Transconductance	9 _{fs}	V _{DS}	= 50 V, I _D = 1.2 A	1.4	-	-	S	
Dynamic								
Input Capacitance	C _{iss}	$V_{CS} = 0 V$		-	350	-		
Output Capacitance	C _{oss}		$V_{\rm DS} = -25 \rm V,$	-	48	-	pF	
Reverse Transfer Capacitance	C _{rss}	f = 1.0 MHz, see fig. 5		-	8.6	-		
Total Gate Charge	Qg		$I_D = 2.0 \text{ A}, V_{DS} = 360 \text{ V},$ see fig. 6 and 13^{b}	-	-	18	nC	
Gate-Source Charge	Q_gs	$V_{GS} = 10 V$		-	-	3.0		
Gate-Drain Charge	Q _{gd}			-	-	8.9		
Turn-On Delay Time	t _{d(on)}	$\label{eq:VDD} \begin{array}{l} V_{DD}=300 \text{ V}, \text{ I}_{D}=2.0 \text{ A}, \\ R_{g}=18 \ \Omega, \ R_{D}=135 \ \Omega, \ \text{see fig. } 10^{b} \end{array}$		-	10	-	ns	
Rise Time	t _r			-	23	-		
Turn-Off Delay Time	t _{d(off)}			-	30	-		
Fall Time	t _f			-	25	-		
Internal Drain Inductance	L _D	Between lead, 6 mm (0.25") from package and center of die contact		-	4.5	-	n L	
Internal Source Inductance	L _S			-	7.5	-		
Drain-Source Body Diode Characteristic	cs							
Continuous Source-Drain Diode Current	I _S	MOSFET symbol showing the integral reverse p - n junction diode		-	-	2.0	^	
Pulsed Diode Forward Current ^a	I _{SM}			-	-	8.0		
Body Diode Voltage	V _{SD}	$T_{\rm J}$ = 25 °C, $I_{\rm S}$ = 2.0 A, $V_{\rm GS}$ = 0 V ^b		-	-	1.6	V	
Body Diode Reverse Recovery Time	t _{rr}	T _ 05 °C	- 2 0 A dl/dt - 100 A/	-	290	580	ns	
Body Diode Reverse Recovery Charge	Q _{rr}	$J_{J} = 25 \text{ °C}, I_{F} = 2.0 \text{ A}, \text{ dl/dt} = 100 \text{ A/}\mu\text{s}^{\text{D}}$		-	0.67	1.3	μC	
Forward Turn-On Time	t _{on}	Intrinsic turn-on time is negligible (turn-		i-on is dominated by L_S and L_D)			L _D)	

Notes

a. Repetitive rating; pulse width limited by maximum junction temperature (see fig. 11).

b. Pulse width \leq 300 $\mu s;$ duty cycle \leq 2 %.



IRFRC20, IRFUC20, SiHFRC20, SiHFUC20

Vishay Siliconix





Fig. 1 - Typical Output Characteristics, T_C = 25 °C



Fig. 2 - Typical Output Characteristics, T_C = 150 °C



Fig. 3 - Typical Transfer Characteristics



Fig. 4 - Normalized On-Resistance vs. Temperature

3

For technical questions, contact: <u>hvm@vishay.com</u> THIS DOCUMENT IS SUBJECT TO CHANGE WITHOUT NOTICE. THE PRODUCTS DESCRIBED HEREIN AND THIS DOCUMENT ARE SUBJECT TO SPECIFIC DISCLAIMERS, SET FORTH AT <u>www.vishay.com/doc?91000</u>